

DEVICE AND METHOD FOR DIGITAL SIGNAL PROCESSING

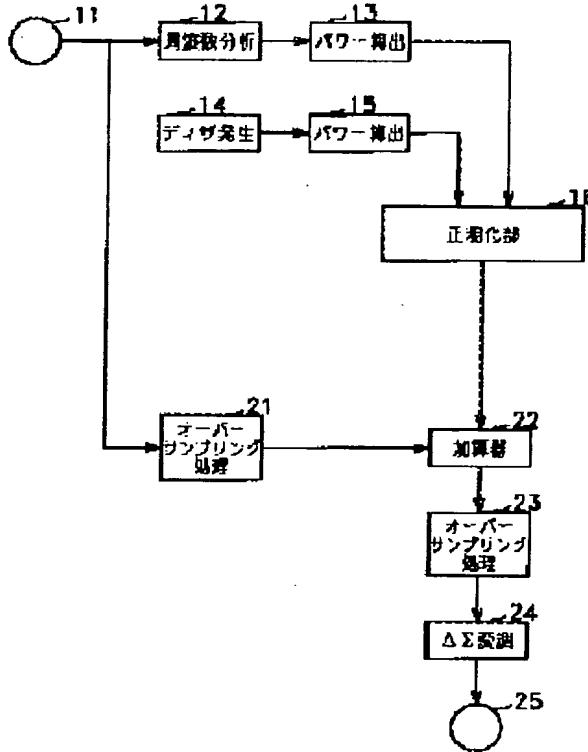
Patent number: JP2002252562
Publication date: 2002-09-06
Inventor: AKUNE MAKOTO; OGURA YASUHIRO
Applicant: SONY CORP
Classification:
 - international: H03M7/32; H03M7/32; (IPC1-7): H03M7/32; G10L11/00; G10L21/02
 - european: H03M7/00D2
Application number: JP20010049268 20010223
Priority number(s): JP20010049268 20010223

[Report a data error here](#)

Abstract of JP2002252562

PROBLEM TO BE SOLVED: To obtain an audio signal of high quality by completely using the sufficient frequency band of a high-speed 1-bit audio signal. **SOLUTION:** A normalization part 16 normalizes the power of a dither signal computed by a power computation part 15 according to the mean power in a range of 18 to 20 kHz of a PCM signal computed by a power computation part 13. An oversampling processing part 21 oversamples a PCM signal of 44.1 kHz in quantization frequency and 16 bits in quantization word length inputted from an input terminal 11 at a sampling frequency of 2×44.1 kHz and supplies the oversampling processing output to an adder 22. The adder 22 adds the normalization output from the normalization part 16 and the oversampling output from the oversampling processing part 21 together and sends the addition output to an oversampling processing part 23.

2 デジタルオーディオ信号処理装置



Data supplied from the esp@cenet database - Worldwide

THIS PAGE BLANK (USPTO)

(19)日本国特許庁(JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開2002-252562

(P2002-252562A)

(43)公開日 平成14年9月6日(2002.9.6)

(51)Int.C1.⁷
H 03M 7/32
G 10L 11/00
21/02

識別記号

F I
H 03M 7/32
G 10L 7/02
9/00

テマコード(参考)
5J064
A
F

審査請求 未請求 請求項の数 25 O L

(全3.9頁)

(21)出願番号 特願2001-49268(P2001-49268)

(22)出願日 平成13年2月23日(2001.2.23)

(71)出願人 000002185

ソニー株式会社
東京都品川区北品川6丁目7番35号

(72)発明者 阿久根 誠
東京都品川区北品川6丁目7番35号 ソニー
株式会社内

(72)発明者 小倉 康弘
東京都品川区北品川6丁目7番35号 ソニー
株式会社内

(74)代理人 100067736
弁理士 小池 晃 (外2名)

最終頁に続く

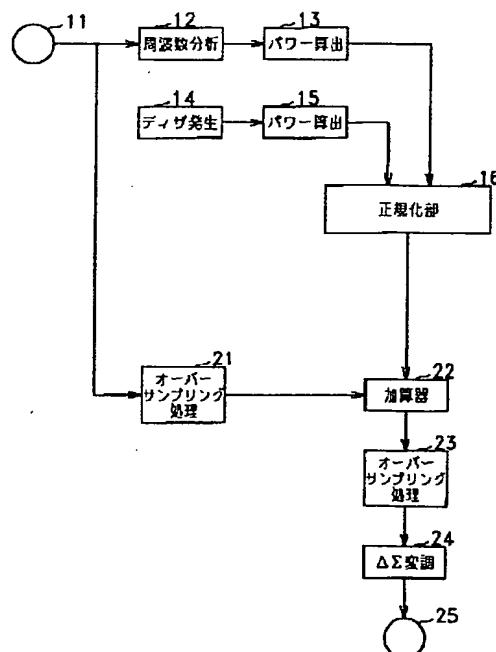
(54)【発明の名称】ディジタル信号処理装置及び方法

(57)【要約】

【課題】 高速1ビット・オーディオ信号の十分な周波数帯域を使いこなし、高品質のオーディオ信号を得る。

【解決手段】 正規化部16は、パワー算出部13にて算出されたPCM信号の18kHzから20kHzまでの範囲の平均パワーに基づいてパワー算出部15にて算出されたディザ信号のパワーを正規化する。オーバーサンプリング処理部21は、入力端子11から入力された量子化周波数44.1kHz、量子化語長16bitのPCM信号を、 $2 \times 44.1\text{kHz}$ のサンプリング周波数でオーバーサンプリングし、オーバーサンプリング処理出力を加算器22に供給する。加算器22は、正規化部16からの正規化出力とオーバーサンプリング処理部21からのオーバーサンプリング出力を加算し、その加算出力をオーバーサンプリング処理部23に送る。

2. デジタルオーディオ信号処理装置



【特許請求の範囲】

【請求項1】 サンプリング周波数が f_s (Hz) で量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数が m ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz) で量子化ビットが1ビットの第2のデジタル信号に変換するデジタル信号処理装置において、

入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析手段と、

前記周波数分析手段で得られた周波数分析結果に基づいて所定帯域の平均ノイズレベルを算出する第1のノイズレベル算出手段と、

可聴帯域外の高域信号であるディザ信号を発生するディザ発生手段と、

前記ディザ発生手段にて発生されたディザ信号のノイズレベルを算出する第2のノイズレベル算出手段と、

前記第1のノイズレベル算出手段にて算出された平均ノイズレベルに基づいて前記第2のノイズレベル算出手段にて算出されたノイズレベルを正規化する正規化手段と、

前記第1のデジタル信号を m ($m \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング手段と、前記第1のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号と前記正規化手段にてノイズレベルが正規化されたディザ信号とを加算する加算手段と、

前記加算手段の加算出力を n ($n \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング手段と、

前記第2のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調手段とを備えてなることを特徴とするデジタル信号処理装置。

【請求項2】 前記ディザ発生手段にて発生したディザ信号は、前記第1のオーバーサンプリング手段のサンプリング周波数と等しいサンプリング周波数でサンプリングされていることを特徴とする請求項1記載のデジタル信号処理装置。

【請求項3】 前記ディザ発生手段にて発生したディザ信号の語長は、前記第1のオーバーサンプリング手段でサンプリングされたマルチビットデジタル信号の語長と略等しい語長とすることを特徴とする請求項1記載のデジタル信号処理装置。

【請求項4】 前記正規化手段は、前記第1のノイズレベル算出手段にて算出された平均ノイズレベルに、前記第2のノイズレベル算出手段にて算出されたノイズレベルを等しくする等化係数を算出するゲイン算出手段と、前記ディザ発生手段からのディザ信号の周波数特性を制限するためのフィルタ係数を生成し、このフィルタ係数

を用いて前記ディザ信号に周波数特性制限処理を施す周波数特性制限手段と、前記ゲイン算出手段からの前記等化係数を用いて前記周波数特性制限手段からのフィルタ出力のノイズレベルを調整するゲイン調整手段とを備えることを特徴とする請求項1記載のデジタル信号処理装置。

【請求項5】 前記正規化手段の前記周波数特性制限手段は、バンドパスフィルタ特性に基づいたフィルタ係数を生成し、このフィルタ係数を用いて前記ディザ信号に周波数特性制限処理を施すことを特徴とする請求項4記載のデジタル信号処理装置。

【請求項6】 前記正規化手段の前記周波数特性制限手段は、前記バンドパスフィルタ特性に基づいたフィルタ係数の他に、さらに、 $1/f$ (f は周波数) の傾斜を有する傾斜フィルタ特性に基づいた $1/f$ フィルタ係数を生成し、これらの二種類のフィルタ係数を用いてディザ信号に周波数特性制限処理を施すことを特徴とする請求項5記載のデジタル信号処理装置。

【請求項7】 前記正規化手段の前記周波数特性制限手段は、前記 $1/f$ フィルタ係数を用いて前記ディザ信号に第1の周波数特性制限処理を施してから、さらに前記バンドパスフィルタ特性に基づいたフィルタ係数を用いて前記周波数帯域制限処理出力に第2の周波数特性制限処理を施すことを特徴とする請求項6記載のデジタル信号処理装置。

【請求項8】 前記正規化手段の前記周波数特性制限手段は、前記 $1/f$ フィルタ係数と前記バンドパスフィルタ特性に基づいたフィルタ係数とを合成した合成フィルタ係数を用いて前記ディザ信号に周波数特性制限処理を施すことを特徴とする請求項6記載のデジタル信号処理装置。

【請求項9】 前記正規化手段の前記周波数特性制限手段は、バンドパスフィルタ特性と $1/f$ フィルタ特性とを合成した合成フィルタ特性に基づいたフィルタ係数を算出し、このフィルタ係数を用いて前記ディザ信号に周波数特性制限処理を施すことを特徴とする請求項4記載のデジタル信号処理装置。

【請求項10】 前記正規化手段の前記周波数特性制限手段は、前記バンドパスフィルタ特性を発生するバンドパスフィルタ特性発生手段と、前記周波数分析手段で得られた周波数分析結果に基づいて前記第1のデジタル信号の周波数特性の傾きを算出する周波数特性傾き算出手段と、前記周波数特性傾き算出手段が算出した傾きに基づいたフィルタ特性を発生するフィルタ特性発生手段とを備え、バンドパスフィルタ特性と前記傾きに基づいたフィルタ特性とを合成したフィルタ特性から得たフィルタ係数を生成し、このフィルタ係数を用いて前記ディザ信号に周波数特性制限処理を施すことを特徴とする請求項4記載のデジタル信号処理装置。

【請求項11】 サンプリング周波数が f_s (Hz) で

量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数が m ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz) で量子化ビットが1ビットの第2のデジタル信号に変換するためのデジタル信号処理方法において、

入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析工程と、

前記周波数分析工程で得られた周波数分析結果に基づいて所定帯域の平均ノイズレベルを算出する第1のノイズレベル算出工程と、

可聴帯域外の高域信号であるディザ信号を発生するディザ発生手段にて発生されたディザ信号のノイズレベルを算出する第2のノイズレベル算出工程と、

前記第1のノイズレベル算出工程にて算出された平均ノイズレベルに基づいて前記第2のノイズレベル算出工程にて算出されたノイズレベルを正規化する正規化工程と、

前記第1のデジタル信号を m ($m \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング工程と、

前記第1のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットデジタル信号と前記正規化工程にてノイズレベルが正規化されたディザ信号とを加算する加算工程と、

前記加算工程の加算出力を n ($n \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング工程と、

前記第2のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調工程とを備えてなることを特徴とするデジタル信号処理方法。

【請求項12】 サンプリング周波数が f_s (Hz) で量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数が m ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz) で量子化ビットが1ビットの第2のデジタル信号に変換するデジタル信号処理装置において、

入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析手段と、

前記周波数分析手段で得られた周波数分析結果に基づいて所定帯域の平均ノイズレベルを算出する第1のノイズレベル算出手段と、

前記周波数分析手段で得られた周波数分析結果に基づいて可聴帯域外の高域信号のスペクトルを発生するスペクトル発生手段と、

前記スペクトル発生手段で発生されたスペクトルのノイズレベルを算出する第2のノイズレベル算出手段と、

前記第1のノイズレベル算出手段にて算出された平均ノイズレベルに基づいて前記第2のノイズレベル算出手段にて算出されたスペクトルのノイズレベルを正規化し、

かつそのスペクトルに基づいた時間波形信号を合成する正規化&波形合成手段と、

前記第1のデジタル信号を m ($m \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング手段と、前記第1のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号と、前記正規化&波形合成手段にてノイズレベルが正規化され、かつ波形が合成された可聴帯域外の高域信号とを加算する加算手段と、

前記加算手段の加算出力を n ($n \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング手段と、前記第2のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調手段とを備えてなることを特徴とするデジタル信号処理装置。

【請求項13】 前記スペクトル発生手段は、前記周波数分析手段で得られた周波数分析結果から所定帯域のノイズレベルのスペクトルを算出するスペクトル算出手段と、

20 前記周波数分析結果と前記スペクトル算出手段で算出されたスペクトルからノイズレベルの大きいスペクトルを選択するスペクトル選択手段と、前記スペクトル選択手段で選択されたノイズレベルの大きいスペクトルの倍音スペクトルを発生する倍音スペクトル発生手段と、前記倍音スペクトル発生手段で発生された倍音スペクトルに基づいてスペクトルを加算するスペクトル加算手段とを備えることを特徴とする請求項12記載のデジタル信号処理装置。

【請求項14】 前記正規化&波形合成手段は、前記第1のノイズレベル算出手段にて算出された平均ノイズレベルに、前記第2のノイズレベル算出手段にて算出されたノイズレベルを等しくする等化係数を算出するゲイン算出手段と、前記ゲイン算出手段で算出された前記等化係数を用いて前記スペクトル発生手段からの可聴帯域外の高域信号のスペクトルのノイズレベルを調整するゲイン調整手段と、前記ゲイン調整手段でノイズレベルが調整された前記スペクトルの時間波形信号を生成する波形合成手段とを備えることを特徴とする請求項12記載のデジタル信号処理装置。

【請求項15】 前記スペクトル発生手段は、他のチャネルのスペクトル発生手段で発生された可聴帯域外の高域信号のスペクトルに制御可能な合成係数を掛け算する掛け算手段と、この掛け算手段の出力に前記スペクトル加算手段からのスペクトルを加算して少なくとも2チャネル間の分離度を制御できるスペクトルを生成する他のスペクトル加算手段などをさらに備えることを特徴とする請求項13記載のデジタル信号処理装置。

【請求項16】 前記正規化&波形合成手段は、 $1/f$ (f は周波数) の傾斜を有する傾斜フィルタ特性を発生

する傾斜フィルタ特性発生手段と、前記スペクトル発生手段からのスペクトルに前記傾斜フィルタ特性を掛け算して掛け算出力を前記ゲイン調整手段に供給する掛け算手段とをさらに備えることを特徴とする請求項14記載のデジタル信号処理装置。

【請求項17】 前記正規化&波形合成手段は、前記周波数分析手段で得られた周波数分析結果から前記第1のデジタル信号の所定帯域の周波数特性の傾きを算出する周波数特性傾き算出手段と、前記周波数特性傾き算出手段が算出した傾きに基づいた傾き特性を発生する傾き特性発生手段と、この傾き特性発生手段で発生された傾き特性を前記スペクトル発生手段からのスペクトルに掛け算して掛け算出力を前記ゲイン調整手段に供給する掛け算手段とをさらに備えることを特徴とする請求項14記載のデジタル信号処理装置。

【請求項18】 前記正規化&波形合成手段は、前記周波数分析手段で得られた周波数分析結果から前記第1のデジタル信号の所定帯域の周波数特性の傾きを算出する周波数特性傾き算出手段と、前記周波数特性傾き算出手段が算出した傾きに基づいた傾き特性を発生する傾き特性発生手段と、平坦な周波数特性を発生する平坦特性発生手段と、前記周波数分析手段で得られた周波数分析結果を基に前記第1のデジタル信号の所定帯域のノイズレベルを算出するノイズレベル算出手段と、前記ノイズレベル算出手段で算出したノイズレベルに基づいて前記傾き特性発生手段からの傾き特性と前記平坦特性発生手段からの平坦特性とを切り替える特性切り替え手段と、前記特性切り替え手段で切り替えられた特性を前記スペクトル発生手段からのスペクトルに掛け算して掛け算出力を前記ゲイン調整手段に供給する掛け算手段とをさらに備えることを特徴とする請求項14記載のデジタル信号処理装置。

【請求項19】 前記正規化&波形合成手段は、前記周波数分析手段で得られた周波数分析結果から前記第1のデジタル信号の所定帯域の周波数特性の傾きを算出する周波数特性傾き算出手段と、前記周波数分析手段で得られた周波数分析結果を基に前記第1のデジタル信号の所定帯域のノイズレベルを算出するノイズレベル算出手段と、前記ノイズレベル算出手段で算出されたノイズレベルに基づいた傾き係数を発生する傾き係数発生手段と、前記周波数特性傾き算出手段で算出された周波数特性の傾きに前記傾き係数発生手段で発生された傾き係数を掛け算する第1の掛け算手段と、前記第1の掛け算手段の掛け算出力に基づいた傾き特性を発生する傾き特性発生手段と、前記傾き特性発生手段で発生された傾きを前記スペクトル発生手段からのスペクトルに掛け算して掛け算出力を前記ゲイン調整手段に供給する第2の掛け算手段とをさらに備えることを特徴とする請求項14記載のデジタル信号処理装置。

【請求項20】 サンプリング周波数が f_s (Hz)で 50

量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数が m ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz)で量子化ビットが1ビットの第2のデジタル信号に変換するためのデジタル信号処理方法において、

入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析工程と、

前記周波数分析工程で得られた周波数分析結果に基づいて所定帯域の平均ノイズレベルを算出する第1のノイズレベル算出工程と、

前記周波数分析工程で得られた周波数分析結果に基づいて可聴帯域外の高域信号のスペクトルを発生するスペクトル発生工程と、

前記スペクトル発生工程で発生されたスペクトルのノイズレベルを算出する第2のノイズレベル算出工程と、

前記第1のノイズレベル算出工程にて算出された平均ノイズレベルに基づいて前記第2のノイズレベル算出工程にて算出されたスペクトルのノイズレベルを正規化し、かつそのスペクトルに基づいた時間波形信号を合成する正規化&波形合成工程と、

前記第1のデジタル信号を m ($m \geq 2$ の正の整数) $\times f_s$ (Hz)のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング工程と、

前記第1のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットデジタル信号と、前記正規化&波形合成工程にてノイズレベルが正規化され、かつ波形が合成された可聴帯域外の高域信号とを加算する加算工程と、

前記加算工程の加算出力を n ($n \geq 2$ の正の整数) $\times f_s$ (Hz)のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング工程と、

前記第2のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調工程とを備えてなることを特徴とするデジタル信号処理方法。

【請求項21】 サンプリング周波数が f_s (Hz)で量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数が m ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz)で量子化ビットが

1ビットの第2のデジタル信号に変換するデジタル信号処理装置において、

入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析手段と、

前記周波数分析手段で得られた周波数分析結果に基づいて可聴帯域外の高域の信号を生成する高域信号生成手段と、

前記第1のデジタル信号を m ($m \geq 2$ の正の整数) $\times f_s$ (Hz)のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング手段と、前記第1のオーバーサンプリング手段にてオーバーサンプリング

されたマルチビットディジタル信号と、前記高域信号生成手段で生成された高域信号を加算する加算手段と、前記加算手段の加算出力を n ($n \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング手段と、前記第2のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットディジタル信号を1ビットディジタル信号に変換する $\Delta\Sigma$ 変調手段とを備えてなることを特徴とするディジタル信号処理装置。

【請求項22】 前記高域信号生成手段は、前記周波数分析手段で得られた周波数分析結果の所定帯域のスペクトルを複製し、この複製したスペクトルを複数ブロック用いて可聴帯域外の高域信号を形成するスペクトル部分を形成するスペクトル複製手段と、前記周波数分析手段で得られた周波数分析結果から周波数特性の傾きを算出する周波数特性傾き算出手段と、前記周波数特性傾き算出手段で算出された傾きから前記可聴帯域外の高域信号を形成するスペクトル部分に与えるゲインを算出するゲイン算出手段と、前記ゲイン算出手段で算出されたゲインに基づいて前記スペクトル複製手段が複製したスペクトルを複数ブロック用いて形成した可聴帯域外の高域信号のスペクトル部分のゲインを調整するゲイン調整手段と、ゲイン調整手段でゲインが調整された可聴帯域外の高域信号のスペクトル部分を周波数毎に加算するスペクトル加算手段と、前記スペクトル加算手段からの加算スペクトルから可聴帯域外の高域信号となる時間波形信号を生成する波形合成手段とを備えることを特徴とする請求項21記載のディジタル信号処理装置。

【請求項23】 前記高域信号生成手段は、前記周波数分析手段で得られた周波数分析結果に基づいて所定帯域の平均ノイズレベルを算出する第1のノイズレベル算出手段と、可聴帯域外の高域信号であるディザ信号を発生するディザ発生手段と、前記ディザ発生手段にて発生されたディザ信号のノイズレベルを算出する第2のノイズレベル算出手段と、前記第1のノイズレベル算出手段にて算出された平均ノイズレベルに基づいて前記第2のノイズレベル算出手段にて算出されたノイズレベルを正規化する正規化手段とを備えることを特徴とする請求項21記載のディジタル信号処理装置。

【請求項24】 前記高域信号生成手段は、前記周波数分析手段で得られた周波数分析結果に基づいて所定帯域の平均ノイズレベルを算出する第1のノイズレベル算出手段と、前記周波数分析手段で得られた周波数分析結果に基づいて可聴帯域外の高域信号のスペクトルを発生するスペクトル発生手段と、前記スペクトル発生手段で発生されたスペクトルのノイズレベルを算出する第2のノイズレベル算出手段と、前記第1のノイズレベル算出手段にて算出された平均ノイズレベルに基づいて前記第2のノイズレベル算出手段にて算出されたスペクトルのノイズレベルを正規化し、かつそのスペクトルに基づいた

時間波形信号を合成する正規化&波形合成手段とを備えることを特徴とする請求項21記載のディジタル信号処理装置。

【請求項25】 サンプリング周波数が f_s (Hz) で量子化ビットがマルチビットの第1のディジタル信号を、サンプリング周波数が m ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz) で量子化ビットが1ビットの第2のディジタル信号に変換するためのディジタル信号処理方法において、

10 入力された前記第1のディジタル信号に周波数分析処理を施す周波数分析工程と、前記周波数分析工程で得られた周波数分析結果に基づいて可聴帯域外の高域の信号を生成する高域信号生成工程と、前記第1のディジタル信号を m ($m \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング工程と、前記第1のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットディジタル信号と、前記高域信号生成工程で生成された高域信号を加算する加算工程と、前記加算工程の加算出力を n ($n \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング工程と、前記第2のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットディジタル信号を1ビットディジタル信号に変換する $\Delta\Sigma$ 変調工程とを備えてなることを特徴とするディジタル信号処理方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、サンプリング周波数が f_s (Hz) で量子化ビットがマルチビットのPCMのディジタル信号を、サンプリング周波数が m ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz) で量子化ビットが1ビットの高速1ビットディジタル信号に変換するディジタル信号処理装置及び方法に関する。

【0002】

【従来の技術】 $\Delta\Sigma$ 変調された高速1ビット・オーディオ信号は、従来のデジタルオーディオに使われてきたPCM信号のフォーマット（例えばサンプリング周波数44.1kHz、データ語長16ビット）に比べて、非常に高いサンプリング周波数と短いデータ語長（例えばサンプリング周波数が44.1kHzの64倍でデータ語長が1ビット）といった形をしており、広い伝送可能周波数帯域を特長にしている。また、 $\Delta\Sigma$ 変調により1ビット信号であっても、64倍というオーバーサンプリング周波数に対して低域であるオーディオ帯域において、高いダイナミックレンジをも確保できる。この特徴を生かして高音質のレコーダーやデータ伝送に応用することができる。

【0003】 $\Delta\Sigma$ 変調装置自身はとりわけ新しい技術ではなく、回路構成がIC化に適していて、また比較的簡単にAD変換の精度を得ることができることで従来からADコンバータの内部などではよく用いられている回路である。

【0004】 $\Delta\Sigma$ 変調にされた信号は、簡単なアナログローパスフィルターを通すことによって、アナログオーディオ信号に戻すことができる。

【0005】

【発明が解決しようとする課題】ところで、例えば、量子化周波数が44.1KHzで量子化語長が16ビットのPCMの楽音信号を、量子化周波数が2822.4KHz(64×44.1KHz)で量子化語長が1ビットの高速1ビット・オーディオ信号に変換する場合、今までは、PCMの周波数帯域の22.05KHzのみをオーバーサンプリングと $\Delta\Sigma$ 変調により高速1ビット・オーディオ信号に変換しているので、変換後も楽音信号の周波数帯域は22.05KHzであり、高速1ビット・オーディオ信号の周波数帯域約100KHzを使っていなかった。

【0006】本発明は、前記実情に鑑みてなされたものであり、高速1ビット・オーディオ信号の十分な周波数帯域を使いこなし、高品質のオーディオ信号を得ることができるデジタル信号処理装置及び方法の提供を目的とする。

【0007】

【課題を解決するための手段】本発明に係るデジタル信号処理装置は、前記課題を解決するために、サンプリング周波数が f_s (Hz)で量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数が m ($m\geq 2$ の正の整数)× n ($n\geq 2$ の正の整数)× f_s (Hz)で量子化ビットが1ビットの第2のデジタル信号に変換するデジタル信号処理装置において、入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析手段と、前記周波数分析手段で得られた周波数分析結果に基づいて所定帯域の平均ノイズレベルを算出する第1のノイズレベル算出手段と、可聴帯域外の高域信号であるディザ信号を発生するディザ発生手段と、前記ディザ発生手段にて発生されたディザ信号のノイズレベルを算出する第2のノイズレベル算出手段と、前記第1のノイズレベル算出手段にて算出された平均ノイズレベルに基づいて前記第2のノイズレベル算出手段にて算出されたノイズレベルを正規化する正規化手段と、前記第1のデジタル信号を m ($m\geq 2$ の正の整数)× f_s (Hz)のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング手段と、前記第1のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号と前記正規化手段にてノイズレベルが正規化されたディザ信号とを加算する加算手段と、前記加算手段の加算出力を n ($n\geq 2$ の正の整数)× f_s (Hz)のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング手段と、前記第2のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調工程とを備えてなる。

10 2の正の整数)× f_s (Hz)のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング手段と、前記第2のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調手段とを備えてなる。

【0008】したがって、前記加算手段は、前記第1のオーバーサンプリング手段からのマルチビットデジタル信号に、ノイズレベルが正規化されたディザ信号を可聴帯域外の高域信号として滑らかにつなげた加算出力を前記第2のオーバーサンプリング手段に送る。

【0009】本発明に係るデジタル信号処理方法は、前記課題を解決するために、サンプリング周波数が f_s (Hz)で量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数が m ($m\geq 2$ の正の整数)× n ($n\geq 2$ の正の整数)× f_s (Hz)で量子化ビットが1ビットの第2のデジタル信号に変換するためのデジタル信号処理方法において、入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析工程と、前記周波数分析工程で得られた周波数分析結果に基づいて所定帯域の平均ノイズレベルを算出する第1のノイズレベル算出手工程と、可聴帯域外の高域信号であるディザ信号を発生するディザ発生手段にて発生されたディザ信号のノイズレベルを算出する第2のノイズレベル算出手工程と、前記第1のノイズレベル算出手工程にて算出された平均ノイズレベルに基づいて前記第2のノイズレベル算出手工程にて算出されたノイズレベルを正規化する正規化工程と、前記第1のデジタル信号を m ($m\geq 2$ の正の整数)× f_s (Hz)のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング工程と、前記第1のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットデジタル信号と前記正規化工程にてノイズレベルが正規化されたディザ信号とを加算する加算工程と、前記加算工程の加算出力を n ($n\geq 2$ の正の整数)× f_s (Hz)のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング工程と、前記第2のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調工程とを備えてなる。

20 30 40 50 【0010】したがって、前記加算工程は、前記第1のオーバーサンプリング工程からのマルチビットデジタル信号に、ノイズレベルが正規化された可聴帯域外の高域信号を滑らかにつなげた加算出力を前記第2のオーバーサンプリング工程に送る。

【0011】本発明に係るデジタル信号処理装置は、前記課題を解決するために、サンプリング周波数が f_s (Hz)で量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数が m ($m\geq 2$ の正の整数)× n ($n\geq 2$ の正の整数)× f_s (Hz)で量子化

ビットが1ビットの第2のデジタル信号に変換するデジタル信号処理装置において、入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析手段と、前記周波数分析手段で得られた周波数分析結果に基づいて所定帯域の平均ノイズレベルを算出する第1のノイズレベル算出手段と、前記周波数分析手段で得られた周波数分析結果に基づいて可聴帯域外の高域信号のスペクトルを発生するスペクトル発生手段と、前記スペクトル発生手段で発生されたスペクトルのノイズレベルを算出する第2のノイズレベル算出手段と、前記第1のノイズレベル算出手段にて算出された平均ノイズレベルに基づいて前記第2のノイズレベル算出手段にて算出されたスペクトルのノイズレベルを正規化し、かつそのスペクトルに基づいた時間波形信号を合成する正規化&波形合成手段と、前記第1のデジタル信号をm ($m \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング手段と、前記第1のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号と、前記正規化&波形合成手段にてノイズレベルが正規化され、かつ波形が合成された可聴帯域外の高域信号とを加算する加算手段と、前記加算手段の加算出力をn ($n \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング手段と、前記第2のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調手段とを備えてなる。

【0012】本発明に係るデジタル信号処理方法は、前記課題を解決するために、サンプリング周波数が f_s (Hz) で量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数がm ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz) で量子化ビットが1ビットの第2のデジタル信号に変換するためのデジタル信号処理方法において、入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析工程と、前記周波数分析工程で得られた周波数分析結果に基づいて所定帯域の平均ノイズレベルを算出する第1のノイズレベル算出手段と、前記周波数分析工程で得られた周波数分析結果に基づいて可聴帯域外の高域信号のスペクトルを発生するスペクトル発生工程と、前記スペクトル発生工程で発生されたスペクトルのノイズレベルを算出する第2のノイズレベル算出手段と、前記第1のノイズレベル算出手段にて算出された平均ノイズレベルに基づいて前記第2のノイズレベル算出手段にて算出されたスペクトルのノイズレベルを正規化し、かつそのスペクトルに基づいた時間波形信号を合成する正規化&波形合成工程と、前記第1のデジタル信号をm ($m \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング

工程と、前記第1のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットデジタル信号と、前記正規化&波形合成工程にてノイズレベルが正規化され、かつ波形が合成された可聴帯域外の高域信号とを加算する加算工程と、前記加算工程の加算出力をn ($n \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング工程と、前記第2のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調工程とを備えてなる。

【0013】本発明に係るデジタル信号処理装置は、前記課題を解決するために、サンプリング周波数が f_s (Hz) で量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数がm ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz) で量子化ビットが1ビットの第2のデジタル信号に変換するデジタル信号処理装置において、入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析手段と、前記周波数分析手段で得られた周波数分析結果に基づいて可聴帯域外の高域の信号を生成する高域信号生成手段と、前記第1のデジタル信号をm ($m \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング手段と、前記第1のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号と、前記高域信号生成手段で生成された高域信号を加算する加算手段と、前記加算手段の加算出力をn ($n \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング手段と、前記第2のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調手段とを備えてなる。

【0014】本発明に係るデジタル信号処理方法は、前記課題を解決するために、サンプリング周波数が f_s (Hz) で量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数がm ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz) で量子化ビットが1ビットの第2のデジタル信号に変換するためのデジタル信号処理方法において、入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析工程と、前記周波数分析工程で得られた周波数分析結果に基づいて可聴帯域外の高域の信号を生成する高域信号生成工程と、前記第1のデジタル信号をm ($m \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング工程と、前記第1のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットデジタル信号と、前記高域信号生成工程で生成された高域信号を加算する加算手段と、前記加算手段の加算出力をn ($n \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング手段と、前記第2のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調手段とを備えてなる。

【0014】本発明に係るデジタル信号処理方法は、前記課題を解決するために、サンプリング周波数が f_s (Hz) で量子化ビットがマルチビットの第1のデジタル信号を、サンプリング周波数がm ($m \geq 2$ の正の整数) $\times n$ ($n \geq 2$ の正の整数) $\times f_s$ (Hz) で量子化ビットが1ビットの第2のデジタル信号に変換するためのデジタル信号処理方法において、入力された前記第1のデジタル信号に周波数分析処理を施す周波数分析工程と、前記周波数分析工程で得られた周波数分析結果に基づいて可聴帯域外の高域の信号を生成する高域信号生成工程と、前記第1のデジタル信号をm ($m \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第1のオーバーサンプリング工程と、前記第1のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットデジタル信号と、前記高域信号生成工程で生成された高域信号を加算する加算工程と、前記加算工程の加算出力をn ($n \geq 2$ の正の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング手段と、前記第2のオーバーサンプリング手段にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換する $\Delta\Sigma$ 変調手段とを備えてなる。

の整数) $\times f_s$ (Hz) のサンプリング周波数でオーバーサンプリングする第2のオーバーサンプリング工程と、前記第2のオーバーサンプリング工程にてオーバーサンプリングされたマルチビットディジタル信号を1ビットディジタル信号に変換する $\Delta\Sigma$ 変調工程とを備えてなる。

【0015】

【発明の実施の形態】以下、本発明に係るディジタル信号処理装置及び方法の実施の形態について図面を参照しながら説明する。

【0016】先ず、第1の実施の形態について説明する。この第1の実施の形態は、図1に示すような高速1ビット・オーディオ信号生成システム1に含まれる、ディジタルオーディオ信号処理装置2である。このディジタルオーディオ信号処理装置2には、選択装置3にて選択された、コンパクトディスク(CD)4やディジタルオーディオテープ(DAT)5から再生されたPCM信号、又はディジタルオーディオミキサー7などからのPCM信号の何れかが入力される。そして、このディジタルオーディオ信号処理装置2により、前記PCM信号を高速1ビット・オーディオ信号に変換し、スーパー・オーディオCD(SACD:ソニー(株)商品名)8に記録したり、レコーダ9等に供給したりする。ここで、ディジタルオーディオミキサー7はマルチトラックレコーダ6により記録されたディジタルオーディオ信号をミキシングしたPCM信号を出力する。

【0017】したがって、図1に示した高速1ビット・オーディオ信号生成システム1は、コンパクトディスク(CD)4やディジタルオーディオテープ(DAT)5から再生されたPCM信号、又はディジタルオーディオミキサー7のPCM信号から高速1ビット・オーディオ信号を生成し、光ディスク等の媒体に記録したり、レコーダに伝送することができる。

【0018】ディジタルオーディオ信号処理装置2の構成を図2に示す。このディジタルオーディオ信号処理装置2は、入力端子11から入力された、量子化周波数4.1kHz、量子化語長16bitのPCM楽音信号(PCM信号)に周波数分析処理を施す周波数分析部12と、周波数分析部12の周波数分析結果から所定帯域の平均ノイズレベルを算出するパワー算出部13とを備える。

【0019】また、ディジタル信号処理装置2は、可聴帯域外の高域信号であるディザ信号を発生するディザ発生部14と、ディザ発生部14にて発生したディザ信号の前記所定帯域の平均ノイズレベルを算出するパワー算出部15と、パワー算出部15にて算出された平均ノイズレベルを正規化するための正規化部16とを備える。

【0020】また、ディジタルオーディオ信号処理装置2は、前記PCM信号をm(m≥2の正の整数)×f_s(Hz)のサンプリング周波数でオーバーサンプリング

するオーバーサンプリング処理部21と、オーバーサンプリング処理部21にてオーバーサンプリングされたPCM信号と正規化部16で正規化されたディザ信号を加算する加算器22と、加算器22の加算出力をn(n≥2の正の整数)×f_s(Hz)のサンプリング周波数でオーバーサンプリングするオーバーサンプリング処理部23と、オーバーサンプリング処理部23にてオーバーサンプリングされたマルチビットディジタル信号を1ビットディジタル信号に変換し、出力端子25から外部に導出する $\Delta\Sigma$ 変調部24とを備える。

【0021】周波数分析部11は、入力端子11から入力されたPCM信号に、例えば高速フーリエ変換(fast Fourier transformation:FFT)を用いてDC~22.05kHzの範囲で周波数分析処理を施し、その周波数分析結果をパワー算出部13に供給する。

【0022】パワー算出部13は、周波数分析部12より供給された周波数分析結果から、例えば18kHz~20kHzの範囲の平均パワーを算出する。このパワー算出部13で計算された平均パワーは正規化部16に送られる。

【0023】ディザ発生部14は、可聴帯域外の高域信号となる、ディザ信号を発生させる。このとき、ディザ信号の発生間隔を、後述するオーバーサンプリング処理部12でのオーバーサンプリング処理後の信号周期と等しくする。オーバーサンプリング処理部12で、例えば、2 (=m)倍オーバーサンプリングをする場合は、 $2f's = 8.2\text{kHz}$ に基づいた発生周期となる。また、ディザ信号の語長を、後述する加算器22で前記オーバーサンプリング処理出力に正規化部16の正規化結果を加算するのに充分な長さとする。オーバーサンプリング処理部21で使用されるディジタルフィルタの係数の語長を例えば16ビットとすると、入力端子11には16ビットのPCM信号が供給されているので、オーバーサンプリング後の語長が31ビットとなり、前記ディザ信号の語長は31ビット必要となる。

【0024】パワー算出部15は、ディザ発生部14にて発生されたディザ信号のパワーを算出する。このパワー算出部15で計算されたパワーは正規化部16に送られる。

【0025】正規化部16は、パワー算出部13にて算出されたPCM信号の18kHzから20kHzまでの範囲の平均パワーに基づいてパワー算出部15にて算出されたディザ信号のパワーを正規化し、正規化出力を加算器22に供給する。

【0026】オーバーサンプリング処理部21は、入力端子11から入力された量子化周波数4.1kHz、量子化語長16bitのPCM信号を、 $2 \times 44.1\text{kHz}$ のサンプリング周波数でオーバーサンプリングし、オーバーサンプリング処理出力を加算器22に供給する。

【0027】加算器22は、正規化部16からの正規化出力とオーバーサンプリング処理部21からのオーバーサンプリング出力を加算し、その加算出力をオーバーサンプリング処理部23に送る。

【0028】オーバーサンプリング処理部23は、前記加算出力を $32 \times 44.1\text{kHz}$ のサンプリング周波数でオーバーサンプリングする。よって、このオーバーサンプリング処理部23からのオーバーサンプリング出力は、前記量子化周波数44.1kHz、量子化語長16bitのPCM信号の64倍オーバーサンプリング出力となる。

【0029】この64倍オーバーサンプリング出力は、 $\Delta\Sigma$ 変調部24に送られ、後述するデルタシグマ変調処理が施されて1ビットオーディオ信号となり、出力端子25に供給される。

【0030】第1の実施の形態のデジタルオーディオ信号処理装置2は、正規化部16の構成を異ならせることにより、いくつかの実施例に分けることができる。以下にいくつかの実施例について説明する。

【0031】先ず、第1の実施の形態の第1実施例（以下、実施例1-1と記す）となる、デジタルオーディオ信号処理装置2₁について図3～図9を用いて説明する。この実施例1-1のデジタルオーディオ信号処理装置2₁の正規化部16₁は、ゲイン算出部31と、バンドパス(BP)フィルタ特性発生部32と、フィルタ係数算出部33と、フィルタ処理部34と、ゲイン調整部35とを備えている。

【0032】バンドパス(BP)フィルタ特性発生部32は、オーバーサンプリング処理部21で例えば2倍オーバーサンプリング処理を行ったときに、図4に示すように、20kHz過ぎから40kHz手前までを0dBで通過させるフィルタ特性を発生する。

【0033】フィルタ係数算出部33は、BPフィルタ特性発生部32で発生されたフィルタ特性を、フィルタ処理部34で使うフィルタ係数に変換する。

【0034】フィルタ処理部34は、ディザ信号部14からのディザ信号を、フィルタ係数算出部33で算出された前記フィルタ係数に基づいてフィルタ処理し、フィルタ処理出力をゲイン調整部35に供給する。

【0035】ゲイン算出部31は、パワー算出部13で算出されたPCM信号の18kHz～20kHzの範囲の平均パワーに対してパワー算出部15で算出されたディザ信号のパワーを等しくする係数を算出する。このゲイン算出部31で算出された係数は、ゲイン調整部35に送られる。

【0036】ゲイン調整部35は、フィルタ処理部34のフィルタ処理出力であるディザ信号のパワーを、前記ゲイン算出部31からの係数を用いて前記PCM信号の18kHz～20kHzまでの範囲の平均パワーと等しくし、加算器22に送る。

【0037】そして、加算器22は、正規化部16₁のゲイン調整部35でパワーがゲイン調整されたディザ信号と、オーバーサンプリング処理部21で2倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、スペクトル上で見ると、図5に示すように周波数スペクトルが滑らかにつながるようになる。

【0038】すなわち、ディザ発生部14のディザ信号にフィルタ処理部34でフィルタ処理を施して得られたフィルタ処理出力37に、ゲイン調整部35でパワー調整した後のディザ信号38は、前記入力端子11から入力されたPCM信号に周波数分析部12で周波数分析処理を施した結果36に滑らかにつながる。

【0039】そして、図5に周波数特性を示した加算器22の加算出力は、オーバーサンプリング処理部23により、 $32 \times 44.1\text{kHz}$ のサンプリング周波数でオーバーサンプリングされる。これにより $\Delta\Sigma$ 変調部24には、前記図5に示した周波数特性で、サンプリング周波数が44.1kHzのPCM信号の64倍オーバーサンプリング出力が供給される。

【0040】 $\Delta\Sigma$ 変調部24は、図6に示すような基本的な構成を採る。すなわち、積分器42と、一つの1ビット量子化器43とその量子化出力のフィードバック系との組み合わせで構成されている。詳細には、入力信号Gが正入力端子に供給され、後述する帰還出力が負入力端子に供給される加算器41と、加算器41の加算出力に積分処理を施す積分器42と、この積分器42の積分出力を1サンプル周期毎に1ビットデジタル信号に量子化する1ビット量子化器43とを備える。1ビット量子化器43の量子化出力Hは、加算器41に負符号とされて帰還され、入力信号Gに加算（結果的に減算）される。また、1ビット量子化器43からは1ビットデジタル信号Hが量子化出力として外部に導出される。積分器42は加算器42aと、遅延器42bを備える。

【0041】ここで、1ビット量子化器43は、時間に對して不変で常に0である閾値（スレッシュホールド）を参照して入力信号Gに量子化処理を施して1ビット出力信号Hを生成している。すなわち、この1ビット量子化器43は、入力信号Gに対して0を境に、0以上と0未満で2値のレベルを判定し、量子化処理を施している。

【0042】図7には、図6に示した $\Delta\Sigma$ 変調装置を含む、積分器を複数備えた $\Delta\Sigma$ 変調装置80の構成を示す。この図7において前記図6の $\Delta\Sigma$ 変調装置を構成した加算器41、積分器42及び1ビット量子化器43は、加算器75と、積分器76及び1ビット量子化器78に符号を代えている。また、1ビット量子化器78からの負帰還経路にはビット長変換器79を配している。

【0043】この図7に示す $\Delta\Sigma$ 変調装置80は、5個の積分器63, 66, 69, 73及び76を備えた5次の $\Delta\Sigma$ 変調装置である。また、この5次の $\Delta\Sigma$ 変調装置

は、5個目の積分器76の出力を減衰してから再量子化して前の積分器73の入力に帰還する局部帰還ループ部81を備える。局部帰還ループ部81は、局部帰還減衰器77と、ノイズシェーバ82とを備える。

【0044】また、この $\Delta\Sigma$ 変調装置80は、前記5個の積分器63, 66, 69, 73及び76の前で、各積分器に多ビットのデジタル信号を加算する加算器62, 65, 68, 72及び75と、前記5個の積分器の内の1番目～4番目の積分器63, 66, 69及び73の後ろに接続される4個の減衰器64, 67, 71及び74と、5番目の積分器76の後ろに接続される、前記1ビット量子化器3と同様の1ビット量子化器78と、この1ビット量子化器78からの1ビットデジタル信号のビット長を多ビットに変換し、5個の積分器63, 66, 69, 73及び76の入力となるように加算器62, 65, 68, 72及び75に供給するビット長変換器79とを備える。

【0045】1番目の積分器63は、入力端子61及び加算器62を介して供給された入力信号を積分する。このため、図6に示した加算器42aと同様の加算器からの出力を、遅延器42bと同様の遅延器で遅延し、前記加算器に戻す構成をとる。2番目～5番目の積分器66, 69, 73及び76も同様である。

【0046】5番目の積分器76からの積分出力は1ビット量子化器78及び局部帰還ループ部81の局部帰還減衰器77に供給される。

【0047】1ビット量子化器78は、量子化処理にて参照する閾値レベルを時間軸に対して固定とした量子化器である。1ビット出力信号は、出力端子83から導出されると共に、ビット長変換器79に供給される。

【0048】ビット長変換器79は、前記1ビット量子化器78からの1ビット信号を多ビットのデジタル信号に変換し、加算器62, 65, 68, 72及び75に負符号を付して帰還する。したがって、各加算器62, 65, 68, 72及び75は、入力端子61及び前段の各積分器63, 66, 69, 73から減衰器64, 67, 71, 74を介して供給される信号からビット長変換器78の出力信号を減算する。

【0049】減衰器64, 67, 71及び74は、係数K1, K2, K3及びK4を用いて、積分器63, 66, 69及び73の各積分出力を減衰し、加算器65, 68, 72及び75に供給する。

【0050】局部帰還ループ部81の局部帰還減衰器77は、5番目の積分器76からの積分出力を係数Kfを用いて減衰し、ノイズシェーバ82に供給する。

【0051】ノイズシェーバ82は、図示しないが、加算器と遅延器とマルチビット量子化器とを備えてなり、局部帰還減衰器77からの減衰出力をデータ語長の切り捨てを発生させることなく再量子化する。具体的には、再量子化誤差を可聴域外へシフトする。

【0052】したがって、この $\Delta\Sigma$ 変調装置80は、局部帰還ループを備えるので、高音質の1ビットオーディオ信号を出力することができる。この高音質の1ビットオーディオ信号は出力端子25を介してデジタルオーディオ信号処理装置21の出力とされる。

【0053】以上説明した実施例1-1のデジタルオーディオ信号処理装置21は、可聴域外の高域の信号をディザ発生部14によって発生させ、正規化部161のBPフィルタ特性発生部32で帯域制限し、かつPCM信号のパワーでそのパワーを正規化してから、オーバーサンプリングしたPCM信号に、図5に示すように滑らかにつながるように加算し、その加算出力をさらにオーバーサンプリングした後に、 $\Delta\Sigma$ 変調して1ビットオーディオ信号を生成している。この1ビットオーディオ信号には、PCM信号の周波数帯域を越える信号が附加されているので、聴覚的な音像の奥行き感が前後に広がるような自然な感じを出すことができる。

【0054】この実施例1-1のデジタルオーディオ信号処理装置21において、オーバーサンプリング処理部21では2倍オーバーサンプリング処理を、オーバーサンプリング処理部23では、32倍オーバーサンプリング処理を行ったが、オーバーサンプリング処理部21では4倍オーバーサンプリング処理を、オーバーサンプリング処理部23では、16倍オーバーサンプリング処理を行ってもよい。

【0055】その時のBPフィルタ特性発生部32でのBPフィルタ特性を図8に示す。また、 $\Delta\Sigma$ 変調器24への入力信号を図9に示す。すなわち、BPフィルタ特性発生部32は、オーバーサンプリング処理部21が4倍オーバーサンプリング処理を行うので、図8に示すように、20kHz過ぎから80kHz手前までを0dBで通過させるためのフィルタ特性を発生する。そして、フィルタ係数算出部33は、BPフィルタ特性発生部32で発生された前記フィルタ特性を、フィルタ処理部34で使うフィルタ係数に変換する。

【0056】このフィルタ係数に基づいて、フィルタ処理部34は、ディザ発生部14からのディザ信号にフィルタ処理を施し、フィルタ処理出力をゲイン調整部35に供給する。

【0057】ゲイン調整部35は、フィルタ処理部34のフィルタ処理出力であるディザ信号のパワーを、前記ゲイン算出部31からの係数を用いて前記PCM信号の18kHz～20kHzまでの範囲の平均パワーと等しくし、加算器22に送る。

【0058】加算器22は、ゲイン調整部35でゲイン調整されたディザ信号と、オーバーサンプリング処理部21で4倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、スペクトル上で見ると、図9に示すように周波数スペクトルが滑らかにつながるようになる。すなわち、ディザ発生部14のディザ信号に

フィルタ処理部34でフィルタ処理を施して得られたフィルタ処理出力46にゲイン調整部35でパワー調整した後のディザ信号47は、前記入力端子11から入力されたPCM信号に周波数分析部12で周波数分析処理を施した結果45に滑らかにつながっている。

【0059】そして、図9に周波数特性を示した加算器22の加算出力は、オーバーサンプリング処理部23により、 $16 \times 44.1\text{ KHz}$ のサンプリング周波数でオーバーサンプリングされる。これにより $\Delta\Sigma$ 変調部24には、前記図9に示した周波数特性で、サンプリング周波数が 44.1 KHz のPCM信号の64倍オーバーサンプリング出力が供給される。

【0060】このようにオーバーサンプリング処理部21で4倍オーバーサンプリング処理を、オーバーサンプリング処理部23で16倍オーバーサンプリング処理を行った場合、加算器22は、オーバーサンプリングしたPCM信号に、図9に示したような 80 kHz に及ぶパワー調整した後のディザ信号47を付加することになる。よってその加算出力をさらにオーバーサンプリングした後に、 $\Delta\Sigma$ 変調した1ビットオーディオ信号には、PCM信号の周波数帯域をはるかに越える信号が付加されているので、聴覚的な音像の奥行き感が前後に広がるような自然な感じを出すことができる。

【0061】次に、第1の実施の形態の第2実施例（以下、実施例1-2と記す）となる、デジタルオーディオ信号処理装置2₂について図10～図15を用いて説明する。先ず、構成について前記実施例1-1と異なる点を中心で説明する。この実施例1-2のデジタルオーディオ信号処理装置2₂の正規化部16₂は、図3の正規化部16₁を構成したゲイン算出部31とバンドパス(BP)フィルタ特性発生部32とフィルタ係数算出部33とフィルタ処理部34とゲイン調整部35の他に、さらに $1/f$ フィルタ特性発生部51と、フィルタ係数算出部52と、フィルタ処理部53とを備えている。

【0062】次に、実施例1-2のデジタルオーディオ信号処理装置2₂の正規化部16₂の動作について説明する。 $1/f$ フィルタ特性発生部51は、図11に示すように、周波数が高くなるほど振幅[GAIN]が小さくなり、かつ 20 kHz 付近で振幅がフィルタ処理の前後で等しくなるようなフィルタ特性を発生する。

【0063】フィルタ係数算出部52は、 $1/f$ フィルタ特性発生部51で発生されたフィルタ特性を、フィルタ処理部53で使う $1/f$ フィルタ係数に変換する。

【0064】フィルタ処理部53は、ディザ発生部14からのディザ信号を、フィルタ係数算出部52で算出された前記 $1/f$ フィルタ係数に基づいてフィルタ処理し、フィルタ処理出力をフィルタ処理部34に供給する。

【0065】よって、フィルタ処理部34は、フィルタ

処理部53にて前記 $1/f$ フィルタ係数に基づいてフィルタ処理されたディザ信号に、フィルタ係数算出部33にて算出されたBP用フィルタ係数を用いたフィルタ処理を施し、図12に示すようなBPフィルタ出力を生成し、ゲイン調整部35に供給する。

【0066】ゲイン調整部35は、フィルタ処理部34のフィルタ処理出力（図11）であるディザ信号のパワーを、前記ゲイン算出部31からの係数を用いて前記PCM信号の $18\text{ KHz} \sim 20\text{ KHz}$ までの範囲の平均パワーと等しくし、加算器22に送る。

【0067】加算器22は、ゲイン調整部35でゲイン調整されたディザ信号と、オーバーサンプリング処理部21で2倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、スペクトル上で見ると、図13に示すように周波数スペクトルが滑らかにつながるようになる。

【0068】すなわち、ディザ発生部14のディザ信号にフィルタ処理部34でフィルタ処理を施して得られたフィルタ処理出力57にゲイン調整部35でパワー調整した後のディザ信号58は、前記入力端子11から入力されたPCM信号に周波数分析部12で周波数分析処理を施した結果56に滑らかにつながる。

【0069】そして、図13に周波数特性を示した加算器22の加算出力は、オーバーサンプリング処理部23により、 $32 \times 44.1\text{ KHz}$ のサンプリング周波数でオーバーサンプリングされる。これにより $\Delta\Sigma$ 変調部24には、前記図13に示した周波数特性で、サンプリング周波数が 44.1 KHz のPCM信号の64倍オーバーサンプリング出力が供給される。

【0070】 $\Delta\Sigma$ 変調部24は、前記図6に示す基本的な構成を採る。実際には、図7に示すような5次の構成であり、高音質の1ビットオーディオ信号を出力することができる。この高音質の1ビットオーディオ信号は出力端子25を介してデジタルオーディオ信号処理装置2₂の出力とされる。

【0071】以上説明した実施例1-2のデジタルオーディオ信号処理装置2₂は、可聴帯域外の高域の信号をディザ発生部14によって発生させ、正規化部16₂のBPフィルタ特性発生部32と $1/f$ フィルタ特性発生部で発生したそれぞれの特性に基づいて周波数特性を制限してからパワーを正規化し、オーバーサンプリングしたPCM信号に、図13に示すように滑らかにつながるように加算し、その加算出力をさらにオーバーサンプリングした後に、 $\Delta\Sigma$ 変調して1ビットオーディオ信号を生成している。この1ビットオーディオ信号には、PCM信号の周波数帯域を越え、かつ傾きが $1/f$ に調整された信号が付加されているので、聴覚的な音像の奥行き感が前後に広がるような自然な感じを出すことができる。

【0072】ところで、この正規化部16₂では、回路

規模が大きくなり、演算処理時間もかかるフィルタ処理部を二つ（フィルタ処理部53及び34）も用いているが、図14に示すように、一つのフィルタ処理部34のみにすることも可能である。

【0073】すなわち、フィルタ係数算出部52とフィルタ係数算出部33のフィルタ係数算出結果をフィルタ係数合成部91にて合成してから、フィルタ処理部34に供給する。これにより回路規模を小さくすることができるし、演算処理時間を短縮することができる。

【0074】この図14の構成を採った場合の正規化部16₂の要部の動作は、以下の通りである。フィルタ係数合成部91は、フィルタ係数算出部52で算出された前記1/fフィルタ係数とフィルタ係数算出部33で算出された前記BPF用フィルタ係数とを合成する。フィルタ処理部34は、ディザ発生部14からのディザ信号に、フィルタ係数合成部91からの合成フィルタ係数を用いたフィルタ処理を施す。そして、フィルタ処理出力をゲイン調整部35に供給する。

【0075】また、正規化部16₂では、図15に示すように、1/fフィルタ特性発生部51のフィルタ特性と、BPFフィルタ特性発生部32のフィルタ特性をフィルタ特性合成部92で合成し、その合成フィルタ特性に従ったフィルタ係数をフィルタ係数算出部33で計算するようにして、フィルタ処理部を一つ（フィルタ処理部34）にすることもできる。

【0076】この図15の構成を採った場合の正規化部16₂の要部の動作は、以下の通りである。フィルタ特性合成部92は、1/fフィルタ特性発生部51のフィルタ特性と、BPFフィルタ特性発生部32のフィルタ特性を合成し、合成フィルタ特性をフィルタ係数算出部33に供給する。

【0077】フィルタ係数算出部33は、前記合成フィルタ特性を、フィルタ処理部34で使うフィルタ係数に変換する。フィルタ処理部34は、ディザ発生部14からのディザ信号に、フィルタ係数算出部33で算出したフィルタ係数を用いたフィルタ処理を施す。そして、フィルタ処理出力をゲイン調整部35に供給する。

【0078】次に、第1の実施の形態の第3実施例（以下、実施例1-3と記す）となる、デジタルオーディオ信号処理装置2₃について図16～図20を用いて説明する。先ず、構成について前記実施例1-1又は1-2と異なる点を中心に説明する。この実施例1-3のデジタルオーディオ信号処理装置2₃の正規化部16₃は、図10に示した正規化部16₂を変形した図15に示す要部の構成にある、1/fフィルタ特性発生部51をF特傾き算出部93とフィルタ特性発生部94に置き換えたものである。

【0079】すなわち、このデジタルオーディオ信号処理装置2₃の正規化部16₃は、図3の正規化部16₁を構成したゲイン算出部31とバンドパス（BPF）フ

ィルタ特性発生部32とフィルタ係数算出部33とフィルタ処理部34とゲイン調整部35の他に、さらにF特傾き算出部93と、フィルタ特性発生部94と、フィルタ特性合成部92とを備えている。

【0080】次に、実施例1-3のデジタルオーディオ信号処理装置2₃の正規化部16₃の動作について説明する。F特傾き算出部93は、周波数分析部12での周波数分析により得られた前記PCM信号の周波数分析結果の、図17に示す例えば10kHzから20kHzまでの周波数特性101の傾き102を算出する。

【0081】フィルタ特性発生部94は、前記周波数特性101の傾き102から図18に示すような、周波数が高くなるほど振幅が下がるフィルタ特性を発生させ、フィルタ特性合成部92に供給する。

【0082】フィルタ特性合成部92は、前記フィルタ特性発生部94で発生された図18に示すフィルタ特性と、BPFフィルタ特性発生部32で発生された前記図4に示すフィルタ特性とを合成して合成フィルタ特性をフィルタ係数算出部33に供給する。

【0083】フィルタ係数算出部33は、前記合成フィルタ特性を、フィルタ処理部34で使うフィルタ係数に変換する。フィルタ処理部34は、ディザ発生部14からのディザ信号に、フィルタ係数算出部33で算出したフィルタ係数を用いたフィルタ処理を施す。そして、図19に示すようなフィルタ処理出力をゲイン調整部35に供給する。

【0084】ゲイン調整部35は、フィルタ処理部34のフィルタ処理出力（図19）であるディザ信号のパワーを、前記ゲイン算出部31からの係数を用いて前記PCM信号の18kHz～20kHzまでの範囲の平均パワーと等しくし、加算器22に送る。

【0085】加算器22は、ゲイン調整部35でパワーがゲイン調整されたディザ信号と、オーバーサンプリング処理部21で2倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、スペクトル上で見ると、図20に示すように周波数スペクトルが滑らかにつながるようになる。

【0086】すなわち、ディザ発生部14のディザ信号にフィルタ処理部34でフィルタ処理を施して得られたフィルタ処理出力104にゲイン調整部35でパワー調整した後のディザ信号105は、前記入力端子11から入力されたPCM信号に周波数分析部12で周波数分析処理を施した結果103に滑らかにつながる。

【0087】△Σ変調部24は、前述したように、高音質の1ビットオーディオ信号を出力することができる。この高音質の1ビットオーディオ信号は出力端子25を介してデジタルオーディオ信号処理装置2₃の出力とされる。

【0088】以上説明した実施例1-3のデジタルオーディオ信号処理装置2₃は、可聴帯域外の高域の信号

をディザ発生部14によって発生させ、正規化部16₃のB Pフィルタ特性発生部32とF特傾き算出部93及びフィルタ特性発生部94によって周波数特性を制限し、パワーを正規化してから、オーバーサンプリングしたPCM信号に、図20に示すように滑らかにつながるように加算し、その加算出力をさらにオーバーサンプリングした後に、△Σ変調して1ビットオーディオ信号を生成している。この1ビットオーディオ信号には、PCM信号の周波数帯域を越え、かつ傾きがF特傾き算出部93によって算出された信号が付加されているので、聴覚的な音像の奥行き感が前後に広がるような自然な感じを出すことができる。

【0089】以上、実施例1-1、1-2、1-3の各説明からも明かなように、第1の実施の形態のデジタルオーディオ信号処理装置2は、可聴帯域外の高域の信号をディザ発生部14によって発生させ、オーバーサンプリングしたPCM信号に加算し、その加算出力をさらにオーバーサンプリングした後に、△Σ変調して1ビットオーディオ信号を生成している。各実施例はその正規化部16₁、16₂、16₃内の各フィルタ処理部により、オーバーサンプリングしたPCM信号に加算する、可聴帯域外の高域の信号の傾きや、帯域を異ならせ、さらにパワーを調整している。いずれの場合も、聴覚的な音像のそれぞれの奥行き感が前後に広がり、ステレオ感も左右に広がり、音の分離が良くなる。微妙な音も再現され、例えばホールなどのバックグランドノイズも聞き取れるようになるため雰囲気がよりよくなる。また、脳は測定を行うとα波の発生が確認され、心地良さが増すという結果も得られた。

【0090】次に、第2の実施の形態について説明する。この第2の実施の形態も、図1に示すような高速1ビット・オーディオ信号生成システム1に含まれる、デジタルオーディオ信号処理装置110である。

【0091】デジタルオーディオ信号処理装置110の構成を図21に示す。このデジタルオーディオ信号処理装置110は、入力端子111から入力された、PCM信号に周波数分析処理を施す周波数分析部112と、周波数分析部112の周波数分析結果から所定帯域の平均ノイズレベルを算出するパワー算出部113とを備える。

【0092】また、デジタルオーディオ信号処理装置110は、前記PCM信号に加算する可聴帯域外の高域信号のスペクトルを発生するスペクトル発生部114と、このスペクトル発生部114にて発生した可聴帯域外の高域信号のスペクトルのパワーを算出するパワー算出部115と、パワー算出部115にて算出されたスペクトルのパワーを正規化し、かつスペクトルを時間波形信号に合成する正規化&波形合成部116とを備える。

【0093】また、デジタルオーディオ信号処理装置110は、前記PCM信号をm(m≥2の正の整数)×

f s (Hz) のサンプリング周波数でオーバーサンプリングするオーバーサンプリング処理部117と、オーバーサンプリング処理部117にてオーバーサンプリングされたPCM信号と正規化&波形合成部116で正規化され、波形合成された可聴帯域外の高域信号を加算する加算器118と、加算器118の加算出力をn(n≥2の正の整数)×f s (Hz) のサンプリング周波数でオーバーサンプリングするオーバーサンプリング処理部119と、オーバーサンプリング処理部119にてオーバーサンプリングされたマルチビットデジタル信号を1ビットデジタル信号に変換し、出力端子121から外部に導出する△Σ変調部120とを備える。

【0094】周波数分析部112は、入力端子111から入力されたPCM信号に、例えば高速フーリエ変換FFTを用いてDC～22.05KHzの範囲で周波数分析処理を施し、その周波数分析結果をパワー算出部113に供給する。

【0095】パワー算出部113は、周波数分析部112より供給された周波数分析結果から、例えば18KHz～20KHzの範囲の平均パワーを算出する。このパワー算出部113で計算された平均パワーは正規化&波形合成部116に送られる。

【0096】スペクトル発生部14は、周波数分析部112より供給された周波数分析結果から、前記PCM信号に加算する、PCM信号の周波数帯域を越える、可聴帯域外の高域信号のスペクトルをPCM信号に相関するよう発生する。このスペクトル発生部14の詳細な構成及び動作については後述する。

【0097】パワー算出部115は、スペクトル発生部114にて発生されたスペクトルの、例えば23KHz～25KHzまでの範囲のパワーを算出する。このパワー算出部115で計算されたスペクトルのパワーは正規化&波形合成部116に送られる。

【0098】正規化&波形合成部116は、パワー算出部113にて算出された平均パワーに基づいてパワー算出部115にて算出されたスペクトルのパワーを正規化し、かつスペクトルを時間波形信号に戻した出力を加算器118に供給する。この正規化&波形合成部116の詳細な構成及び動作についても後述する。

【0099】オーバーサンプリング処理部117は、入力端子111から入力された量子化周波数44.1kHz、量子化語長16bitのPCM信号を、2×44.1kHzのサンプリング周波数でオーバーサンプリングし、オーバーサンプリング処理出力を加算器118に供給する。

【0100】加算器118は、正規化&波形合成部116からの正規化された時間波形信号出力とオーバーサンプリング処理部117からのオーバーサンプリング出力を加算し、その加算出力をオーバーサンプリング処理部119に送る。

【0101】オーバーサンプリング処理部119は、前記加算出力を $32 \times 44.1\text{kHz}$ のサンプリング周波数でオーバーサンプリングする。よって、このオーバーサンプリング処理部119からのオーバーサンプリング出力は、前記量子化周波数 44.1kHz 、量子化語長 16bit のPCM信号の64倍オーバーサンプリング出力となる。この64倍オーバーサンプリング出力は、 $\Delta\Sigma$ 変調部120に送られ、デルタシグマ変調処理が施されて1ビットオーディオ信号となり、出力端子121に供給される。

【0102】第2の実施の形態のデジタルオーディオ信号処理装置110は、スペクトル発生部114や、正規化&波形合成部116の構成を異ならせることにより、いくつかの実施例に分けることができる。以下にいくつかの実施例について説明する。

【0103】先ず、第2の実施の形態の第1実施例（以下、実施例2-1と記す）となる、デジタルオーディオ信号処理装置110₁について図22～図26を用いて説明する。この実施例2-1のデジタルオーディオ信号処理装置110₁のスペクトル発生部114は、図22に示すように主要スペクトル選択部123と、パワースペクトル算出部124と、倍音スペクトル発生部125と、スペクトル加算部126とを備えている。

【0104】パワースペクトル算出部124は、周波数分析部112による周波数分析結果から、例えば、図23に示すように、 $10\text{kHz} \sim 20\text{kHz}$ までのパワー周波数スペクトルPFSを計算し、主要スペクトル選択部123に送る。ここでは説明のために簡略したスペクトルを示している。

【0105】主要スペクトル選択部123は、周波数分析部112による周波数分析結果と、パワースペクトル算出部124によるパワー周波数スペクトルPFSからパワー値の大きい周波数スペクトルを順番に選び出す。例えば、図24に示す(1)、(2)、(3)、(4)のように上位4つを選び出している。

【0106】倍音スペクトル発生部125は、主要スペクトル選択部123で選ばれた周波数スペクトル(1)、(2)、(3)、(4)の 2^n ($n=1, 2, 3 \dots$)倍のスペクトル(1')、(2')、(3')、(4')を図24に示すように算出し、さらに、その周波数が 20kHz を越えて 40kHz 以下のスペクトルを選択する。このため、(1')のスペクトルは、 20kHz であり、選択の条件の 20kHz を越えていないので選択されない。図25に示すように、スペクトル(2')、(3')、(4')が選択される。

【0107】なお、 40kHz 以下という制限は、オーバーサンプリング処理部117が2倍オーバーサンプリングであるため、サンプリング定理から導かれる。

【0108】倍音スペクトル発生部125で算出されたスペクトルは、スペクトル加算部126に供給される。

スペクトル加算部126は、倍音スペクトル発生部12

50

5で算出されたスペクトルを周波数毎にそれぞれ加算する。スペクトル加算部126で加算されたスペクトルは、パワー算出部115及び正規化&波形合成部116に供給される。

【0109】パワー算出部115は、スペクトル加算部126からのスペクトルの、例えば $23\text{kHz} \sim 25\text{kHz}$ までの範囲のパワーを算出する。このパワー算出部115で計算されたスペクトルのパワーは正規化&波形合成部116に送られる。

10

【0110】また、この実施例2-1のデジタルオーディオ信号処理装置110₁の正規化&波形合成部116は、図22に示すように、ゲイン算出部127と、ゲイン調整部128と、波形合成部129とを備えている。

20

【0111】ゲイン算出部127は、パワー算出部113で算出されたPCM信号の $18\text{kHz} \sim 20\text{kHz}$ の範囲の平均パワーに対してパワー算出部115で算出されたスペクトルの 23kHz から 25kHz までのパワーを等しくする係数を算出する。このゲイン算出部127で算出された係数は、ゲイン調整部129に送られる。

【0112】ゲイン調整部128は、スペクトル加算部126で算出したスペクトルのパワーを、前記ゲイン算出部127からの係数を用いて調整し、波形合成部129に送る。

【0113】波形合成部129は、ゲイン調整部128でパワーが調整されたスペクトルに、例えば、逆FFT処理を施し、周波数スペクトルを時間波形に変換して、加算器118に送る。

30

【0114】加算器118は、正規化&波形合成部116の波形合成部129で生成された時間波形と、オーバーサンプリング処理部117で2倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、図26に示すように、周波数スペクトルがつながる。

40

【0115】すなわち、周波数スペクトル上で見ると、図26に示すように、スペクトル加算部126で生成したスペクトル((2''),(3''),(4''))131に、ゲイン調整部128でパワー調整した後のスペクトル132は、前記入力端子111から入力されたPCM信号に周波数分析部112で周波数分析処理を施した結果得られたパワー周波数スペクトル((1),(2),(3),(4))130につながる。

【0116】そして、図26に周波数特性を示した加算器118の加算出力は、オーバーサンプリング処理部119により、 $32 \times 44.1\text{kHz}$ のサンプリング周波数でオーバーサンプリングされる。これにより $\Delta\Sigma$ 変調部120には、前記図26に示した周波数特性で、サンプリング周波数が 44.1kHz のPCM信号の64倍オーバーサンプリング出力が供給される。

【0117】 $\Delta\Sigma$ 変調部120は、前記図6に示す基本

的な構成を探る。実際には、図7に示すような5次の構成であり、高音質の1ビットオーディオ信号を出力することができる。この高音質の1ビットオーディオ信号は出力端子110₁を介してデジタルオーディオ信号処理装置110₂の出力とされる。

【0118】以上説明した実施例2-1のデジタルオーディオ信号処理装置110₂は、元のPCM信号には含まれない可聴域外の高域の信号を元PCM信号の倍音を算出することにより発生させ、正規化&波形合成部116によって正規化してから波形合成し、オーバーサンプリングしたPCM信号に、図26に示すように滑らかにつながるように加算し、その加算出力をさらにオーバーサンプリングした後に、△Σ変調して1ビットオーディオ信号を生成している。この1ビットオーディオ信号には、PCM信号の周波数帯域を越え、かつPCM信号に相関のある信号が付加されているので、聴覚的な音像の奥行き感が前後に広がるような自然な感じを出すことができる。

【0119】この実施例2-1のデジタルオーディオ信号処理装置110₂において、オーバーサンプリング処理部117では2倍オーバーサンプリング処理を、オーバーサンプリング処理部119では、32倍オーバーサンプリング処理を行ったが、オーバーサンプリング処理部117では4倍オーバーサンプリング処理を、オーバーサンプリング処理部119では、16倍オーバーサンプリング処理を行ってもよい。また、オーバーサンプリング処理部117では8倍オーバーサンプリング処理を、オーバーサンプリング処理部119でも、8倍オーバーサンプリング処理を行ってもよい。

【0120】次に、第2の実施の形態の第2実施例（以下、実施例2-2と記す）となる、デジタルオーディオ信号処理装置110₂について図27及び図28を用いて説明する。この実施例2-2のデジタルオーディオ信号処理装置110₂は、実施例2-1のデジタルオーディオ信号処理装置110₁のスペクトル発生部114に、スペクトル加算部135と、掛け算器138と、出力端子136と、入力端子139と、合成係数kの入力端子137とを新たに加えたものである。このデジタルオーディオ信号処理装置110₂は、自身を一方のチャンネルch1とするとき、他方のチャンネルch2で生成したスペクトル情報を合成し、合成率を制御することにより、PCM信号に付加する高域信号のチャンネル間の分離度を制御できるものである。

【0121】スペクトル加算部126で加算されたスペクトルは、スペクトル加算部135及び出力端子136に供給される。

【0122】出力端子136は、スペクトル加算部126からのスペクトルを図28に示すように他方のチャンネルch2へ供給する。

【0123】掛け算器138に接続する出力端子139 50

は、図28に示すように他方のチャンネルch2で生成されたスペクトルを受け取るものである。

【0124】また、掛け算器138に接続する入力端子137に供給される合成係数kは、他方のチャンネルch2のスペクトルを加算するときの加算率を表すものである。例えば、 $y = ch1 + k * ch2$ とすると、まったく加算しないときは、k=0、50%加算のときは、k=1などとなる。

【0125】掛け算器138は、入力端子137に供給される他方のチャンネルch2からのスペクトルに、合成係数kをかけてスペクトル加算部135に送る。

【0126】スペクトル加算部135は、掛け算器138の掛け算結果と、スペクトル加算部126からの加算結果をさらに加算し、パワー算出部115及びゲイン調整部128に供給する。

【0127】パワー算出部115は、スペクトル加算部135からのスペクトルの、例えば23KHz～25KHzまでの範囲のパワーを算出する。このパワー算出部115で計算されたスペクトルのパワーは正規化&波形合成部116のゲイン算出部127に送られる。

【0128】ゲイン調整部128は、スペクトル加算部135で算出したスペクトルのパワーを、前記ゲイン算出部127からの係数を用いて調整し、波形合成部129に送る。

【0129】波形合成部129以下、加算器118、オーバーサンプリング処理部119及び△Σ変調部120の動作は前記図22のものと同様であるのでここでは説明を省略する。

【0130】したがって、この実施例2-2のデジタルオーディオ信号処理装置110₂は、自身を一方のチャンネルch1とするとき、他方のチャンネルch2で生成したスペクトル情報を合成し、合成率を制御することにより、PCM信号に付加する高域信号のチャンネル間の分離度を制御できるので、スピーカや、ヘッドホンなどに接続した場合に、音場の広がり感を制御できるようになる。

【0131】また、実施例2-2では、二つのチャンネルの場合を示したが、スペクトル加算部135と掛け算器138を相手チャンネルの数だけ付け加えることにより、2チャンネルを越える場合にでも対応できる。

【0132】また、合成係数kは、固定値であるが、周波数分析部112による周波数分析結果を用いて、入力信号のスペクトルによって変化させてもよい。

【0133】次に、第2の実施の形態の第3実施例（以下、実施例2-3と記す）となる、デジタルオーディオ信号処理装置110₃について図29～図32を用いて説明する。この実施例2-3のデジタルオーディオ信号処理装置110₃は、実施例2-1のデジタルオーディオ信号処理装置110₁の正規化&波形合成部116に、1/f特性発生部140と掛け算器141とを

新たに加えたものである。

【0134】 $1/f$ 特性発生部140は、図30に示すように、周波数が高くなるほどに振幅[GAIN]が小さくなるような特性であり、かつ20kHzで振幅が処理の前後で等しくなるようにしている $1/f$ 特性を発生する。

【0135】掛け算器141は、スペクトル加算部126で生成されたスペクトルに前記 $1/f$ 特性を掛け算し、ゲイン調整部128に送る。このときの掛け算器141のスペクトル出力を図31に示す。

【0136】ゲイン調整部128は、掛け算器141のスペクトル出力のパワーを、前記ゲイン算出部127からの係数を用いて調整し、波形合成部129に送る。

【0137】加算器118は、正規化&波形合成部116の波形合成部129で生成された時間波形と、オーバーサンプリング処理部117で2倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、図32に示すように、周波数スペクトルがつながる。

【0138】すなわち、周波数スペクトル上で見ると、図32に示すように、スペクトル加算部126で生成したスペクトルを掛け算器138で処理した出力143に、ゲイン調整部128でパワー調整した後のスペクトル144は、前記入力端子111から入力されたPCM信号に周波数分析部112で周波数分析処理を施した結果142につながる。

【0139】そして、図32に周波数特性を示した加算器118の加算出力は、オーバーサンプリング処理部119により、 $32 \times 44.1\text{kHz}$ のサンプリング周波数でオーバーサンプリングされる。これにより $\Delta\Sigma$ 変調部120には、前記図32に示した周波数特性で、サンプリング周波数が 44.1kHz のPCM信号の64倍オーバーサンプリング出力が供給される。

【0140】 $\Delta\Sigma$ 変調部120は、前述したように高音質の1ビットオーディオ信号を出力することができる。この高音質の1ビットオーディオ信号は出力端子121を介してデジタルオーディオ信号処理装置110_aの出力とされる。

【0141】以上説明した実施例2-3のデジタルオーディオ信号処理装置110_aは、元のPCM信号には含まれない可聴帯域外の高域の信号のスペクトルを元PCM信号の倍音を算出することにより発生させ、正規化&波形合成部116によって $1/f$ 特性にしたがって周波数特性を制限し、そのパワーを正規化してから波形合成して、オーバーサンプリングしたPCM信号に、図32に示すように滑らかにつながるように加算し、その加算出力をさらにオーバーサンプリングした後に、 $\Delta\Sigma$ 変調して1ビットオーディオ信号を生成している。

【0142】したがって、この1ビットオーディオ信号には、PCM信号の周波数帯域を越え、かつPCM信号に相関のある信号が傾きを調整されて付加されているの

で、聴覚的な音像の奥行き感が前後に広がるような自然な感じを出すことができる。

【0143】また、このデジタルオーディオ信号処理装置110_aのスペクトル発生部114に、前記実施例2-2で説明したようなスペクトル加算部135と、掛け算器138と、出力端子136と、入力端子139と、合成係数kの入力端子137とを新たに加えて、他のチャンネルch2で生成したスペクトル情報を合成し、合成率を制御することにより、PCM信号に付加する高域信号のチャンネル間の分離度を制御できるようにしてもよい。

【0144】次に、第2の実施の形態の第4実施例(以下、実施例2-4と記す)となる、デジタルオーディオ信号処理装置110_aについて図33及び図37を用いて説明する。先ず、構成について前記実施例2-1又は2-3と異なる点を中心説明する。この実施例2-4のデジタルオーディオ信号処理装置110_aは、実施例2-3のデジタルオーディオ信号処理装置110_aの正規化&波形合成部116にある、 $1/f$ 特性発生部140をF特傾き算出部145と傾き特性発生部146に置き換えたものである。

【0145】すなわち、このデジタルオーディオ信号処理装置2_aの正規化&波形合成部116は、図22の正規化&波形合成部116を構成したゲイン算出部127とゲイン調整部128と波形合成部129の他に、さらにF特傾き算出部145と、傾き特性発生部146と、掛け算器141とを備えている。

【0146】F特傾き算出部145は、周波数分析部112での周波数分析により得られた前記PCM信号の周波数分析結果の、図34に示す例えば10kHzから20kHzまでの周波数特性147の傾き148を算出する。

【0147】傾き特性発生部146は、前記周波数特性147の傾き148から図35に示すような、周波数が高くなるほど振幅が下がるフィルタ特性を発生させ、掛け算器141に供給する。

【0148】掛け算器141は、スペクトル加算部126で生成されたスペクトルに傾き特性発生部146で発生されたフィルタ特性を掛け算し、ゲイン調整部128に送る。このときの掛け算器141のスペクトル出力を図36に示す。

【0149】ゲイン調整部128は、掛け算器141のスペクトル出力のパワーを、前記ゲイン算出部127からの係数を用いて調整し、波形合成部129に送る。

【0150】加算器118は、正規化&波形合成部116の波形合成部129で生成された時間波形と、オーバーサンプリング処理部117で2倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、図37に示すように、周波数スペクトルがつながる。

【0151】すなわち、周波数スペクトル上で見ると、

図37に示すように、スペクトル加算部126で生成したスペクトルを掛け算器141で処理した出力151に、ゲイン調整部128でパワー調整した後のスペクトル152は、前記入力端子111から入力されたPCM信号に周波数分析部112で周波数分析処理を施した結果150につながる。

【0152】そして、図37に周波数特性を示した加算器118の加算出力は、オーバーサンプリング処理部119により、 32×44 、1kHzのサンプリング周波数でオーバーサンプリングされる。これにより $\Delta\Sigma$ 変調部120には、前記図37に示した周波数特性で、サンプリング周波数が44.1kHzのPCM信号の64倍オーバーサンプリング出力が供給される。

【0153】 $\Delta\Sigma$ 変調部120は、前述したように高音質の1ビットオーディオ信号を出力することができる。この高音質の1ビットオーディオ信号は出力端子121を介してデジタルオーディオ信号処理装置110aの出力とされる。

【0154】以上説明した実施例2-4のデジタルオーディオ信号処理装置110aは、元のPCM信号には含まれない可聴帯域外の高域の信号のスペクトルを元PCM信号の倍音を算出することにより発生させ、正規化&波形合成部116によってF特傾き算出部145で算出した傾き特性にしたがって制限してからそのパワーを正規化し、そして時間波形信号を合成してから、オーバーサンプリングしたPCM信号に、図37に示すように滑らかにつながるように加算し、その加算出力をさらにオーバーサンプリングした後に、 $\Delta\Sigma$ 変調して1ビットオーディオ信号を生成している。

【0155】したがって、この1ビットオーディオ信号には、PCM信号の周波数帯域を越え、かつPCM信号に相関のある信号がPCM信号に関連する傾きのまま付加されているので、聴覚的な音像の奥行き感が前後に広がるような自然な感じを出すことができる。

【0156】また、このデジタルオーディオ信号処理装置110aのスペクトル発生部114に、前記実施例2-2で説明したようなスペクトル加算部135と、掛け算器138と、出力端子136と、入力端子139と、合成係数kの入力端子137とを新たに加えて、他のチャンネルch2で生成したスペクトル情報を合成し、合成率を制御することにより、PCM信号に付加する高域信号のチャンネル間の分離度を制御できるようにしてもよい。

【0157】次に、第2の実施の形態の第5実施例（以下、実施例2-5と記す）となる、デジタルオーディオ信号処理装置110sについて図38～図40を用いて説明する。先ず、構成について前記実施例2-4と異なる点を中心に説明する。この実施例2-5のデジタルオーディオ信号処理装置110sは、実施例2-4のデジタルオーディオ信号処理装置110aの正規化&

波形合成部116に、新たに、傾き切り替え部153と、パワー算出部154と、パワー比較部155と、パワー値発生部157と、平坦特性発生部156とを加えた構成を探る。

【0158】パワー算出部154は、周波数分析部112による周波数分析の結果得られた周波数分析結果の出力から、例えば、18kHz～20kHzのパワーを算出し、パワー比較部155に送る。

【0159】パワー値発生部157は、パワー比較部155における比較の基準となるパワー値を発生する。具体的には、量子化語長16bit及びPCM入力のS/N比を考慮して、例えば、-90dBを発生する。

【0160】パワー比較部155は、パワー算出部154におけるパワー算出結果を、パワー値発生部157からの-90dBと比較して比較結果を傾き切り替え部153に送る。ここでは、パワー値算出部154におけるパワー算出結果が、パワー値発生部157の-90dBより大きかった場合に“1”を、小さかった場合に“0”を出力する。

【0161】傾き切り替え部153は、パワー比較部155における比較結果が“1”的場合、図39に示すように、傾き特性発生部146で生成された傾き特性161を掛け算器141に送る。

【0162】すると、掛け算器141は、スペクトル加算部126で生成されたスペクトルに傾き特性発生部146で発生されたフィルタ特性を掛け算し、ゲイン調整部128に送る。

【0163】ゲイン調整部128は、掛け算器141のスペクトル出力のパワーを、前記ゲイン算出部127からの係数を用いて調整し、波形合成部129に送る。

【0164】加算器118は、正規化&波形合成部116の波形合成部129で生成された時間波形と、オーバーサンプリング処理部117で2倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、図39に示すように、周波数スペクトルがつながる。

【0165】すなわち、周波数スペクトル上で見ると、図39に示すように、スペクトル加算部126で生成したスペクトルを掛け算器141で処理した出力161に、ゲイン調整部128でパワー調整した後のスペクトル162は、前記入力端子111から入力されたPCM信号に周波数分析部112で周波数分析処理を施した結果160につながる。

【0166】また、パワー比較部155における比較結果が“0”的場合は、図40に示すように、平坦特性発生部156の出力を掛け算器141に送る。

【0167】すると、掛け算器141は、スペクトル加算部126で生成されたスペクトルに平坦特性発生部156で発生されたフィルタ特性を掛け算し、ゲイン調整部128に送る。

【0168】ゲイン調整部128は、掛け算器141の

スペクトル出力のパワーを、前記ゲイン算出部127からの係数を用いて調整し、波形合成部129に送る。

【0169】加算器118は、正規化&波形合成部116の波形合成部129で生成された時間波形と、オーバーサンプリング処理部117で2倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、図40に示すように、周波数スペクトルがつながる。

【0170】すなわち、周波数スペクトル上で見ると、図40に示すように、スペクトル加算部126で生成したスペクトルを掛け算器141で処理した出力164に、ゲイン調整部128でパワー調整した後のスペクトル165は、前記入力端子111から入力されたPCM信号に周波数分析部112で周波数分析処理を施した結果163につながる。

【0171】なお、図40には比較のため、パワー比較部155でのパワー比較に基づいた傾きの切替を行わなかったときのゲイン調整部128からのスペクトル166を示す。

【0172】そして、図39及び図40に周波数特性を示した加算器118の加算出力は、オーバーサンプリング処理部119により、 32×44 . 1 kHzのサンプリング周波数でオーバーサンプリングされる。これにより△Σ変調部120には、前記図39及び図40に示した周波数特性で、サンプリング周波数が44. 1 kHzのPCM信号の64倍オーバーサンプリング出力が供給される。

【0173】△Σ変調部120は、前述したように高音質の1ビットオーディオ信号を出力することができる。この高音質の1ビットオーディオ信号は出力端子121を介してデジタルオーディオ信号処理装置110₆の出力とされる。

【0174】以上説明した実施例2-5のデジタルオーディオ信号処理装置110₆は、元のPCM信号には含まれない可聴帯域外の高域の信号のスペクトルを元PCM信号の倍音を算出することにより発生させ、正規化&波形合成部116によって入力信号のダイナミックレンジを考慮したスペクトルにしてからそのパワーを正規化し、さらに時間波形信号に合成してから、オーバーサンプリングしたPCM信号に、図39及び図40に示すように滑らかにつながるように加算し、その加算出力をさらにオーバーサンプリングした後に、△Σ変調して1ビットオーディオ信号を生成している。

【0175】したがって、この1ビットオーディオ信号には、PCM信号の周波数帯域を越え、かつPCM信号に相関のある信号がPCM信号に関連する傾きで、さらに入力信号のダイナミックレンジが考慮されて付加されているので、聴覚的な音像の奥行き感が前後に広がるような自然な感じを出すことができる。

【0176】また、このデジタルオーディオ信号処理装置110₆のスペクトル発生部114に、前記実施例

2-2で説明したようなスペクトル加算部135と、掛け算器138と、出力端子136と、入力端子139と、合成係数kの入力端子137とを新たに加えて、他のチャンネルch2で生成したスペクトル情報を合成し、合成率を制御することにより、PCM信号に付加する高域信号のチャンネル間の分離度を制御できるようにしてもよい。

【0177】次に、第2の実施の形態の第6実施例（以下、実施例2-6と記す）となる、デジタルオーディオ信号処理装置110₆について図41～図43を用いて説明する。先ず、構成について前記実施例2-4と異なる点を中心に説明する。この実施例2-6のデジタルオーディオ信号処理装置110₆は、実施例2-4のデジタルオーディオ信号処理装置110₄の正規化&波形合成部116に、新たに、パワー算出部154と、傾き係数発生部171と、掛け算器172とを追加した。

【0178】パワー算出部154は、周波数分析部112による周波数分析の結果得られた周波数分析結果の出力から、例えば、18kHz～20kHzのパワーを算出し、傾き係数発生部171に送る。

【0179】傾き係数発生部171は、パワー算出部154からのパワーの値により、“0”から“1”までの連続した値を傾き係数として出力する。パワーの値が小さいときは、より“0”に近い値を出力し、パワーの値が大きいときは、より“1”に近い値を出力し、掛け算器171に送る。

【0180】掛け算器171は、f特傾き算出部145で算出した前記f特傾き値に、前記傾き係数を掛けて、傾き特性発生部146に送る。

【0181】傾き特性発生部146は、掛け算器171からの掛け算出力に応じた傾き特性を発生し、掛け算器141に供給する。

【0182】パワー算出部154のパワー値が大きいとき、傾き係数発生部171は“1”に近い傾き係数を発生する。すると、掛け算器171は、f特傾き算出部145で生成された傾きをそのまま、傾き特性発生部146に出力する。

【0183】傾き特性発生部146は、前記傾きに応じたフィルタ特性（傾き特性）を発生し、掛け算器141に供給する。

【0184】掛け算器141は、スペクトル加算部126で生成されたスペクトルに傾き特性発生部146で発生されたフィルタ特性を掛け算し、ゲイン調整部128に送る。ゲイン調整部128は、掛け算器141のスペクトル出力のパワーを、前記ゲイン算出部127からの係数を用いて調整し、波形合成部129に送る。

【0185】加算器118は、正規化&波形合成部116の波形合成部129で生成された時間波形と、オーバーサンプリング処理部117で2倍オーバーサンプリ

グ処理されたPCM信号とを加算する。これにより、図42に示すように、周波数スペクトルがつながる。

【0186】すなわち、周波数スペクトル上で見ると、図42に示すように、スペクトル加算部126で生成したスペクトルを掛け算器141で処理した出力176に、ゲイン調整部128でパワー調整した後のスペクトル177は、前記入力端子111から入力されたPCM信号に周波数分析部112で周波数分析処理を施した結果175につながる。

【0187】また、パワー算出部154のパワー値が小さいとき、傾き係数発生部171は“0”に近い傾き係数を発生する。すると、掛け算器171は、f特傾き算出部145で生成された傾きに0に近い値を掛けることになり、傾き特性発生部146は平坦に近い周波数特性を発生させる。

【0188】すると、掛け算器141は、スペクトル加算部126で生成されたスペクトルに、傾き特性発生部146で発生された平坦に近い周波数特性を掛け算し、ゲイン調整部128に送る。

【0189】ゲイン調整部128は、掛け算器141のスペクトル出力のパワーを、前記ゲイン算出部127からの係数を用いて調整し、波形合成部129に送る。

【0190】加算器118は、正規化&波形合成部116の波形合成部129で生成された時間波形と、オーバーサンプリング処理部117で2倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、図43に示すように、周波数スペクトルがつながる。

【0191】すなわち、周波数スペクトル上で見ると、図43に示すように、スペクトル加算部126で生成したスペクトルを掛け算器141で処理した出力179に、ゲイン調整部128でパワー調整した後のスペクトル180は、前記入力端子111から入力されたPCM信号に周波数分析部112で周波数分析処理を施した結果178につながる。

【0192】なお、図43には比較のため、傾き係数発生部171での傾き係数発生を使わなかったときのゲイン調整部128からのスペクトル181を示す。

【0193】そして、図42及び図43に周波数特性を示した加算器118の加算出力は、オーバーサンプリング処理部119により、 $32 \times 44.1\text{ KHz}$ のサンプリング周波数でオーバーサンプリングされる。これにより△Σ変調部120には、前記図42及び図43に示した周波数特性で、サンプリング周波数が 44.1 KHz のPCM信号の64倍オーバーサンプリング出力が供給される。

【0194】△Σ変調部120は、前述したように高音質の1ビットオーディオ信号を出力することができる。この高音質の1ビットオーディオ信号は出力端子121を介してデジタルオーディオ信号処理装置110eの出力とされる。

【0195】以上説明した実施例2-6のデジタルオーディオ信号処理装置110eは、元のPCM信号には含まれない可聴域外の高域の信号のスペクトルを元PCM信号の倍音を算出することにより発生させ、正規化&波形合成部116によって入力信号の周波数特性、ダイナミックレンジを考慮したスペクトルに制限してから、そのパワーを正規化し、そして時間波形信号に合成してから、オーバーサンプリングしたPCM信号に、図42及び図43に示すように滑らかにつながるように加算し、その加算出力をさらにオーバーサンプリングした後に、△Σ変調して1ビットオーディオ信号を生成している。

【0196】したがって、この1ビットオーディオ信号には、PCM信号の周波数帯域を越え、かつPCM信号に相關のある信号がPCM信号に関連する傾きで、さらに入力信号の周波数特性、ダイナミックレンジが考慮されて付加されているので、聴覚的な音像の奥行き感が前に広がるような自然な感じを出すことができる。

【0197】また、このデジタルオーディオ信号処理装置110eのスペクトル発生部114に、前記実施例2-2で説明したようなスペクトル加算部135と、掛け算器138と、出力端子136と、入力端子139と、合成係数kの入力端子137とを新たに加えて、他のチャンネルch2で生成したスペクトル情報を合成し、合成率を制御することにより、PCM信号に付加する高域信号のチャンネル間の分離度を制御できるようにしてもよい。

【0198】以上、実施例2-1、2-2、2-3、2-4、2-5、2-6の各説明からも明かなように、第2の実施の形態のデジタルオーディオ信号処理装置110eは、可聴域外の高域の信号を入力信号に相關を持たせてスペクトル発生部114、及び正規化&波形合成部116によって発生させ、オーバーサンプリングしたPCM信号に加算し、その加算出力をさらにオーバーサンプリングした後に、△Σ変調して1ビットオーディオ信号を生成している。

【0199】これにより、第2の実施の形態は、聴覚的な音像のそれぞれの奥行き感が前に広がり、ステレオ感も左右に広がり、音の分離が良くなる1ビットオーディオ信号を生成することができる。また、この1ビットオーディオ信号によれば、微妙な音も再現され、例えばホールなどのバックグランドノイズも聞き取れるようになるため雰囲気がよりよくなる。また、脳は測定を行うと α 波の発生が確認され、心地良さが増すという結果も得られた。

【0200】次に、第3の実施の形態について説明する。この第3の実施の形態も、図1に示すような高速1ビット・オーディオ信号生成システム1に含まれる、デジタルオーディオ信号処理装置190である。

【0201】デジタルオーディオ信号処理装置190

の構成を図44に示す。このデジタルオーディオ信号処理装置190は、入力端子191から入力された、PCM信号に周波数分析処理を施す周波数分析部192と、周波数分析部192の周波数分析結果からPCM信号に加算する信号を生成する可聴帯域外高域信号生成部193とを備える。

【0202】また、デジタルオーディオ信号処理装置190は、前記PCM信号を $m \times f_s$ のサンプリング周波数でオーバーサンプリングするオーバーサンプリング処理部194と、オーバーサンプリング処理部194にてオーバーサンプリングされたPCM信号と可聴帯域外高域信号生成部193で生成された可聴帯域外高域信号を加算する加算器195と、加算器195の加算出力を $n \times f_s$ のサンプリング周波数でオーバーサンプリングするオーバーサンプリング処理部196と、オーバーサンプリング処理部196にてオーバーサンプリングされたマルチビットディジタル信号を1ビットディジタル信号に変換し、出力端子198から外部に導出する $\Delta\Sigma$ 変調部197とを備える。周波数分析部192は、入力端子191から入力されたPCM信号に、例えば高速フーリエ変換FFTを用いてDC～22.05kHzの範囲で周波数分析処理を施し、その周波数分析結果を可聴帯域外高域信号生成部193に供給する。

【0203】可聴帯域外高域信号生成部193は、PCM信号に加算するための可聴帯域外の高域の信号をPCM信号に相関を持たせて生成し、加算器195に供給する。

【0204】オーバーサンプリング処理部194は、入力端子191から入力された量子化周波数44.1kHz、量子化語長16bitのPCM信号を、 $2 \times 44.1\text{kHz}$ のサンプリング周波数でオーバーサンプリングし、オーバーサンプリング処理出力を加算器195に供給する。

【0205】加算器195は、加算用波形選択部193からの加算用波形信号とオーバーサンプリング処理部194からのオーバーサンプリング出力を加算し、その加算出力をオーバーサンプリング処理部196に送る。

【0206】オーバーサンプリング処理部196は、前記加算出力を $32 \times 44.1\text{kHz}$ のサンプリング周波数でオーバーサンプリングする。よって、このオーバーサンプリング処理部196からのオーバーサンプリング出力は、前記量子化周波数44.1kHz、量子化語長16bitのPCM信号の64倍オーバーサンプリング出力となる。この64倍オーバーサンプリング出力は、 $\Delta\Sigma$ 変調部197に送られ、デルタシグマ変調処理が施されて1ビットオーディオ信号となり、出力端子198に供給される。

【0207】この第3の実施の形態のデジタルオーディオ信号処理装置190は、可聴帯域外高域信号生成手段193を、図45に示す構成例とする。図45に示す

構成例の可聴帯域外高域信号生成手段193を備えるデジタルオーディオ信号処理装置190の具体例(1901)を実施例3-1として以下に説明する。

【0208】この実施例3-1のデジタルオーディオ信号処理装置1901は、可聴帯域外高域信号生成部193を、図45に示すように、f特傾き算出部201と、ゲイン算出部202と、ゲイン調整部203と、スペクトルのコピー部204と、スペクトル加算部205と、波形合成部206とから構成している。

【0209】スペクトルコピー部204は、周波数分析部192からの図46に示す周波数分析結果210から、例えば、15kHz～20kHzまで(図46に斜線で示す)のスペクトルをコピーする。そして、20kHzから25kHzと、25kHzから30kHzと、30kHzから35kHzと、35kHzから40kHzとのそれぞれにコピーを行い、各ブロックによるスペクトル211を作り出し、ゲイン調整部203に送る。

【0210】f特傾き算出部201は、図47に示すように、周波数分析部192の周波数分析結果212から、スペクトルコピー部204でコピーした15kHz～20kHzまでのスペクトル(斜線)の傾き213を算出し、ゲイン算出部202に送る。

【0211】ゲイン算出部202は、図48に示すように、f特傾き算出部201にて前記周波数分析結果214から算出した傾きから、スペクトルコピー部204でのコピーにより生成された各ブロックのスペクトル211に対応したそれぞれのゲイン215を算出し、ゲイン調整部203に送る。

【0212】ゲイン調整部203は、ゲイン算出部202で算出したゲインに基づいて、スペクトルのコピー部204で生成した各ブロック毎のゲイン215を調整し、図49に示すように、ゲイン調整された各ブロック毎のスペクトル216を生成し、スペクトル加算部205に送る。

【0213】スペクトル加算部205は、前記各ブロック毎のスペクトル216を周波数毎にそれぞれ加算し、波形合成部206に供給する。

【0214】波形合成部206は、スペクトル加算部205で生成されたスペクトルに、例えば、逆FFT処理を施し、周波数スペクトルを時間波形に変換して、加算器195に送る。

【0215】加算器195は、可聴帯域外高域信号生成部193の波形合成部206で生成された時間波形と、オーバーサンプリング処理部194で2倍オーバーサンプリング処理されたPCM信号とを加算する。これにより、図50に示すように、周波数スペクトル217がつながる。

【0216】すなわち、周波数スペクトル上で見ると、図50に示すように、波形合成部206で生成した各ブ

ロック毎のスペクトルは、前記入力端子191から入力されたPCM信号につながる。

【0217】そして、図50に周波数特性217を示した加算器195の加算出力は、オーバーサンプリング処理部196により、 $32 \times 44.1\text{kHz}$ のサンプリング周波数でオーバーサンプリングされる。これにより $\Delta\Sigma$ 変調部197には、前記図50に示した周波数特性で、サンプリング周波数が 44.1kHz のPCM信号の64倍オーバーサンプリング出力が供給される。

【0218】 $\Delta\Sigma$ 変調部197は、前記図6に示す基本的な構成を採る。実際には、図7に示すような5次の構成であり、高音質の1ビットオーディオ信号を出力することができる。この高音質の1ビットオーディオ信号は出力端子198を介してデジタルオーディオ信号処理装置190₁の出力とされる。

【0219】以上説明した実施例3-1のデジタルオーディオ信号処理装置190₁は、元のPCM信号には含まれない可聴帯域外の高域の信号を元PCM信号のf特から算出した傾きを基に生成し、オーバーサンプリングしたPCM信号に、図50に示すように滑らかにつながるように加算し、その加算出力をさらにオーバーサンプリングした後に、 $\Delta\Sigma$ 変調して1ビットオーディオ信号を生成している。この1ビットオーディオ信号には、PCM信号の周波数帯域を越え、かつPCM信号に相關のある信号が付加されているので、聴覚的な音像の奥行き感が前後に広がるような自然な感じを出すことができる。

【0220】この実施例3-1のデジタルオーディオ信号処理装置190₁において、オーバーサンプリング処理部194では2倍オーバーサンプリング処理を、オーバーサンプリング処理部196では、32倍オーバーサンプリング処理を行ったが、オーバーサンプリング処理部194では4倍オーバーサンプリング処理を、オーバーサンプリング処理部196では、16倍オーバーサンプリング処理を行ってもよい。また、オーバーサンプリング処理部194では8倍オーバーサンプリング処理を、オーバーサンプリング処理部196でも、8倍オーバーサンプリング処理を行ってもよい。

【0221】また、このデジタルオーディオ信号処理装置190₁の可聴帯域外高域信号生成部193に、前記実施例2-2で説明したようなスペクトル加算部135と、掛け算器138と、出力端子136と、入力端子139と、合成係数kの入力端子137とを新たに加えて、他のチャンネルch2で生成したスペクトル情報を合成し、合成率を制御することにより、PCM信号に附加する高域信号のチャンネル間の分離度を制御できるようにもよい。

【0222】したがって、実施例3-1の説明からも明らかなように、第3の実施の形態のデジタルオーディオ信号処理装置190は、可聴帯域外高域信号生成部19

3を備え、元のPCM信号の周波数分析結果をコピーすることによって、PCM信号には含まれない可聴帯域外の高域の信号を発生させ、元の信号に加算してから $\Delta\Sigma$ 変調している。これにより、第3の実施の形態は、聴覚的な音像のそれぞれの奥行き感が前後に広がり、ステレオ感も左右に広がり、音の分離が良くなる1ビットオーディオ信号を生成することができる。また、この1ビットオーディオ信号によれば、微妙な音も再現され、例えばホールなどのバックグラウンドノイズも聞き取れるようになるため雰囲気がよりよくなる。また、脳は測定を行うと α 波の発生が確認され、心地良さが増すという結果も得られた。

【0223】

【発明の効果】本発明のデジタル信号処理装置及び方法は、第1のオーバーサンプリング処理によるマルチビットデジタル信号に、ノイズレベルが正規化されたディザ信号を可聴帯域外の高域信号として滑らかにつなげた加算出力を、第2のオーバーサンプリング処理によりオーバーサンプリングしてから $\Delta\Sigma$ 変調して1ビットオーディオ信号を生成する。このように、元のPCM信号には含まれない可聴帯域外の高域の信号をディザ信号によって発生させ、元の信号に加算し1ビットオーディオ信号とするので、聴覚的な音像のそれぞれの奥行き感が前後に広がり、ステレオ感も左右に広がり、音の分離が良くなる。さらに、微妙な音も再現され、例えばホールなどのバックグラウンドノイズも聞き取れるようになるため雰囲気がよくなる。また、脳は測定を行うと α 波の発生が確認され、心地良さが増すという結果も得られた。

【0224】本発明のデジタル信号処理装置及び方法によれば、周波数分析処理で得られた周波数分析結果に基づいて可聴帯域外の高域信号のスペクトルを発生し、このスペクトルのノイズレベルを正規化してから、時間波形信号として、第1のオーバーサンプリング処理によるマルチビットデジタル信号に滑らかにつなげ、その加算出力を、第2のオーバーサンプリング処理によりオーバーサンプリングしてから $\Delta\Sigma$ 変調して1ビットオーディオ信号を生成する。このように、元のPCM信号には含まれない可聴帯域外の高域の信号を元のPCM信号の周波数分析処理結果から発生して、元のPCM信号に加算して1ビットオーディオ信号とするので、聴覚的な音像のそれぞれの奥行き感が前後に広がり、ステレオ感も左右に広がり、音の分離が良くなる。さらに、微妙な音も再現され、例えばホールなどのバックグラウンドノイズも聞き取れるようになるため雰囲気がよくなる。また、高域信号を左右のチャンネルで合成することにより、これらの効果をコントロールすることが可能となる。また、脳は測定を行うと α 波の発生が確認され、心地良さが増すという結果も得られた。

【0225】本発明のデジタル信号処理装置及び方法によれば、周波数分析処理で得られた周波数分析結果を

コピーして可聴帯域外の高域信号を発生し、第1のオーバーサンプリング処理によるマルチビットディジタル信号に滑らかにつなげ、その加算出力を、第2のオーバーサンプリング処理によりオーバーサンプリングしてから $\Delta\Sigma$ 変調して1ビットオーディオ信号を生成する。このように、元のPCM信号には含まれない可聴帯域外の高域の信号を元のPCM信号の周波数分析処理結果からコピーして発生し、元のPCM信号に加算して1ビットオーディオ信号とするので、聴覚的な音像のそれぞれの奥行き感が前後に広がり、ステレオ感も左右に広がり、音の分離が良くなる。さらに、微妙な音も再現され、例えばホールなどのバックグランドノイズも聞き取れるようになるため雰囲気がよくなる。また、高域信号を左右のチャンネルで合成することにより、これらの効果をコントロールすることが可能となる。また、脳は測定を行うと α 波の発生が確認され、心地良さが増すという結果も得られた。

【図面の簡単な説明】

【図1】本発明の第1の実施の形態が含まれる、高速1ビット・オーディオ信号生成システムの構成を示すブロック図である。

【図2】第1の実施の形態のディジタルオーディオ信号処理装置の構成を示すブロック図である。

【図3】第1の実施の形態の第1実施例（実施例1-1）となる、ディジタルオーディオ信号処理装置の構成を示すブロック図である。

【図4】実施例1-1のディジタルオーディオ信号処理装置を構成するBPフィルタ特性発生部が発生するBPフィルタ特性を示す周波数特性図である。

【図5】実施例1-1のディジタルオーディオ信号処理装置を構成する加算器の加算出力を周波数スペクトル上に示した周波数特性図である。

【図6】実施例1-1のディジタルオーディオ信号処理装置を含め、すべての実施例を構成する $\Delta\Sigma$ 変調部のブロック図である。

【図7】5次の $\Delta\Sigma$ 変調部を示す回路図である。

【図8】実施例1-1のディジタルオーディオ信号処理装置を構成する二つのオーバーサンプリング処理部での倍数を変えたときの前記BPフィルタ特性発生部が発生するBPフィルタ特性を示す周波数特性図である。

【図9】前記図8に示した場合の、実施例1-1のディジタルオーディオ信号処理装置を構成する加算器の加算出力を周波数スペクトル上に示した周波数特性図である。

【図10】第1の実施の形態の第2実施例（実施例1-2）となる、ディジタルオーディオ信号処理装置の構成を示すブロック図である。

【図11】実施例1-2のディジタルオーディオ信号処理装置を構成する $1/f$ フィルタ特性発生部が発生する $1/f$ フィルタ特性を示す周波数特性図である。

(22) 42

【図12】実施例1-2のディジタルオーディオ信号処理装置を構成するフィルタ処理部のフィルタ処理出力の周波数特性図である。

【図13】実施例1-2のディジタルオーディオ信号処理装置を構成する加算器の加算出力を周波数スペクトル上に示した周波数特性図である。

【図14】実施例1-2のディジタルオーディオ信号処理装置の要部の変形例を示すブロック図である。

10 【図15】実施例1-2のディジタルオーディオ信号処理装置の要部の他の変形例を示すブロック図である。

【図16】第1の実施の形態の第3実施例（実施例1-3）となる、ディジタルオーディオ信号処理装置の構成を示すブロック図である。

【図17】実施例1-3のディジタルオーディオ信号処理装置を構成するF特傾き算出部の傾き算出処理を説明するための周波数特性図である。

【図18】実施例1-3のディジタルオーディオ信号処理装置を構成するフィルタ特性発生部が発生するフィルタ特性を示す周波数特性図である。

20 【図19】実施例1-3のディジタルオーディオ信号処理装置を構成するフィルタ処理部のフィルタ処理出力の周波数特性図である。

【図20】実施例1-3のディジタルオーディオ信号処理装置を構成する加算器の加算出力を周波数スペクトル上に示した周波数特性図である。

【図21】第2の実施の形態のディジタルオーディオ信号処理装置の構成を示すブロック図である。

30 【図22】第2の実施の形態の第1実施例（実施例2-1）となる、ディジタルオーディオ信号処理装置の構成を示すブロック図である。

【図23】実施例2-1のディジタルオーディオ信号処理装置を構成するパワースペクトル算出部が算出したパワー周波数スペクトルを示す周波数特性図である。

【図24】実施例2-1のディジタルオーディオ信号処理装置を構成する主要スペクトル選択部が選択したパワー周波数スペクトルを示す周波数特性図である。

【図25】実施例2-1のディジタルオーディオ信号処理装置を構成する倍音スペクトル発生部が発生した倍音スペクトルを示す周波数特性図である。

40 【図26】実施例2-1のディジタルオーディオ信号処理装置を構成する加算器の加算出力を周波数スペクトル上に示した周波数特性図である。

【図27】第2の実施の形態の第2実施例（実施例2-2）となる、ディジタルオーディオ信号処理装置の構成を示すブロック図である。

【図28】実施例2-2のディジタルオーディオ信号処理装置を二つ用いてch1, ch2の1ビットオーディオ信号を出力するシステムの構成図である。

50 【図29】第2の実施の形態の第3実施例（実施例2-3）となる、ディジタルオーディオ信号処理装置の構成

を示すブロック図である。

【図30】実施例2-2のデジタルオーディオ信号処理装置を構成する $1/f$ フィルタ特性発生部が発生する $1/f$ フィルタ特性を示す周波数特性図である。

【図31】実施例2-2のデジタルオーディオ信号処理装置を構成する掛け算器のスペクトル出力を示す周波数特性図である。

【図32】実施例2-2のデジタルオーディオ信号処理装置を構成する加算器の加算出力を周波数スペクトル上に示した周波数特性図である。

【図33】第2の実施の形態の第4実施例(実施例2-4)となる、デジタルオーディオ信号処理装置の構成を示すブロック図である。

【図34】実施例2-4のデジタルオーディオ信号処理装置を構成するF特傾き算出部の傾き算出処理を説明するための周波数特性図である。

【図35】実施例2-4のデジタルオーディオ信号処理装置を構成するフィルタ特性発生部が発生するフィルタ特性を示す周波数特性図である。

【図36】実施例2-4のデジタルオーディオ信号処理装置を構成するフィルタ処理部のフィルタ処理出力の周波数特性図である。

【図37】実施例2-4のデジタルオーディオ信号処理装置を構成する加算器の加算出力を周波数スペクトル上に示した周波数特性図である。

【図38】第2の実施の形態の第5実施例(実施例2-5)となる、デジタルオーディオ信号処理装置の構成を示すブロック図である。

【図39】実施例2-5のデジタル信号処理装置を構成する、パワー比較部における比較結果が“1”的場合の、加算器の出力の周波数特性図である。

【図40】実施例2-5のデジタル信号処理装置を構成する、パワー比較部における比較結果が“0”的場合の、加算器の出力の周波数特性図である。

【図41】第2の実施の形態の第6実施例(実施例2-6)となる、デジタルオーディオ信号処理装置の構成を示すブロック図である。

【図42】実施例2-6のデジタル信号処理装置を構

成する、パワー算出部のパワー値に応じて傾き係数発生部が“1”に近い係数を発生したときの、加算器の出力の周波数特性図である。

【図43】実施例2-6のデジタル信号処理装置を構成する、パワー算出部のパワー値に応じて傾き係数発生部が“0”に近い係数を発生したときの、加算器の出力の周波数特性図である。

【図44】第3の実施の形態のデジタルオーディオ信号処理装置の構成を示すブロック図である。

10 【図45】第3の実施の形態の第1実施例(実施例3-1)となる、デジタルオーディオ信号処理装置の構成を示すブロック図である。

【図46】実施例3-1のデジタルオーディオ信号処理装置を構成する、スペクトルのコピー部の処理を説明するための周波数特性図である。

【図47】実施例3-1のデジタルオーディオ信号処理装置を構成する、f特傾き算出部における傾き算出処理を説明するための周波数特性図である。

20 【図48】実施例3-1のデジタルオーディオ信号処理装置を構成する、ゲイン算出部におけるゲイン算出処理を説明するための周波数特性図である。

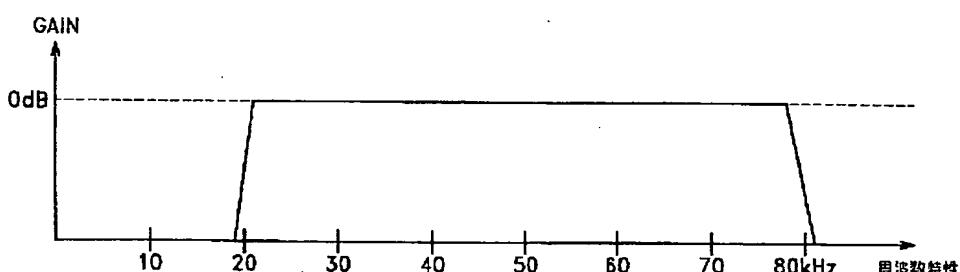
【図49】実施例3-1のデジタルオーディオ信号処理装置を構成する、ゲイン調整部におけるゲイン調整処理を説明するための周波数特性図である。

【図50】実施例3-1のデジタルオーディオ信号処理装置を構成する、加算器の加算出力の周波数特性図である。

【符号の説明】

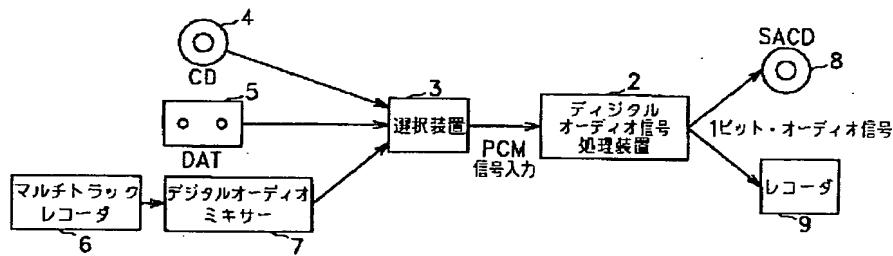
- 1 高速1ビット・オーディオ信号生成システム、2, 110, 190 デジタルオーディオ信号処理装置、12, 112, 192 周波数分析部、13, 113 パワー算出部、14 ディザ信号発生部、15, 115 パワー算出部、16 正規化部、21, 117, 194 オーバーサンプリング処理部、22, 118, 195 加算器、23, 119, 196 オーバーサンプリング処理部、24, 120, 197 $\Delta\Sigma$ 変調部、114 スペクトル発生部、116 正規化&波形合成部、193 可聴帯域外高域信号生成部

【図8】



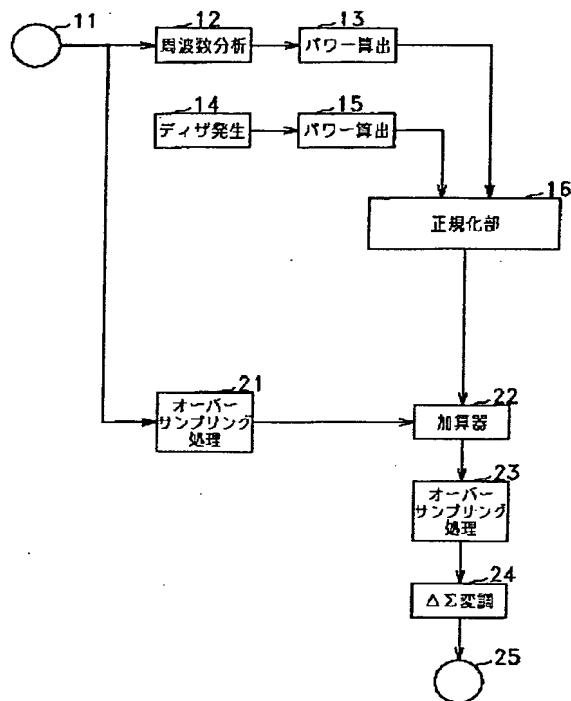
【図1】

1 高速1ビット・オーディオ信号生成システム



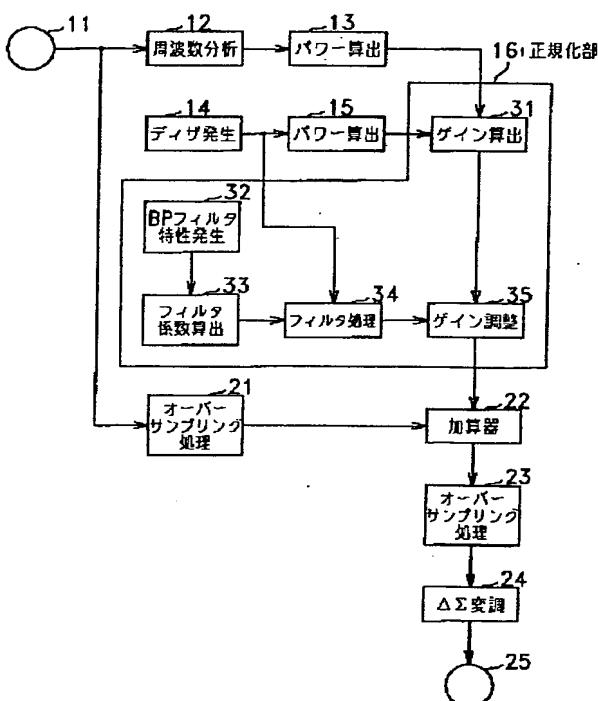
【図2】

2 デジタルオーディオ信号処理装置

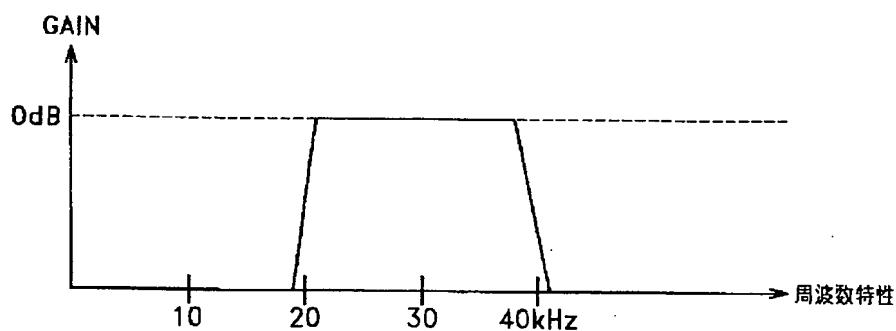


【図3】

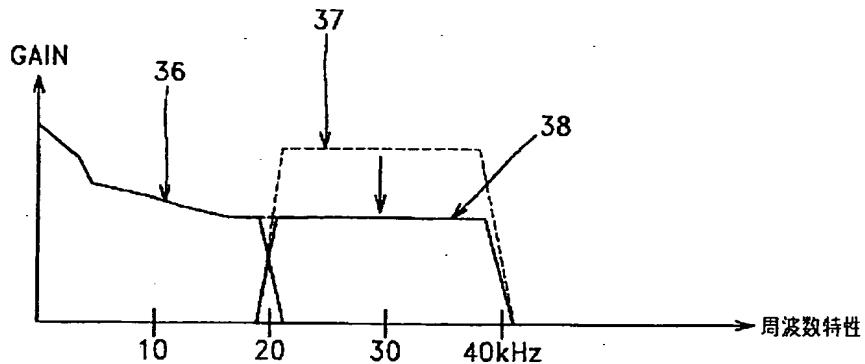
2.1 デジタルオーディオ信号処理装置



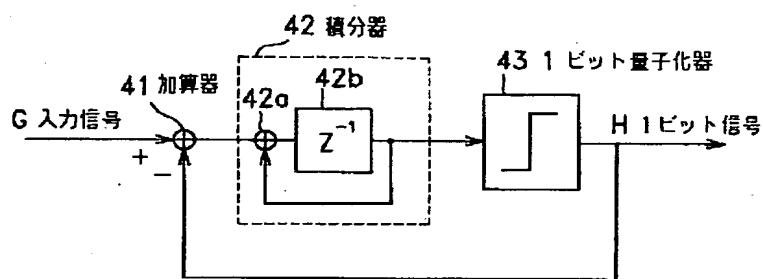
【図4】



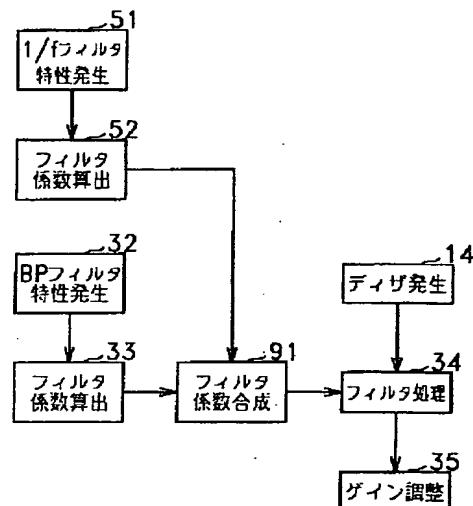
【図5】



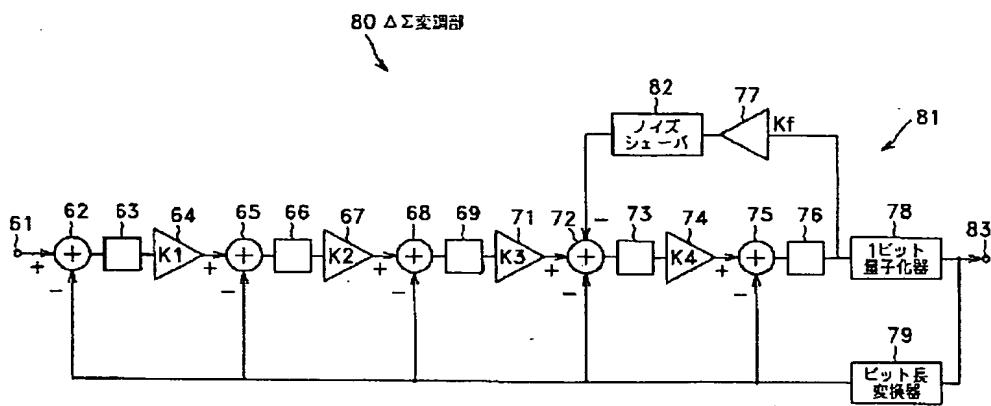
【図6】

24 ΔΣ変調部

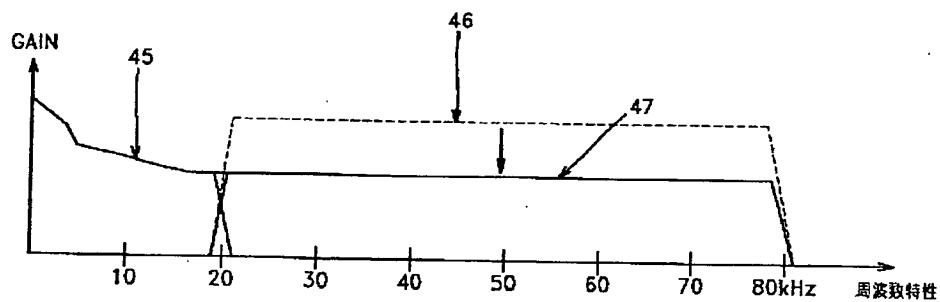
【図14】



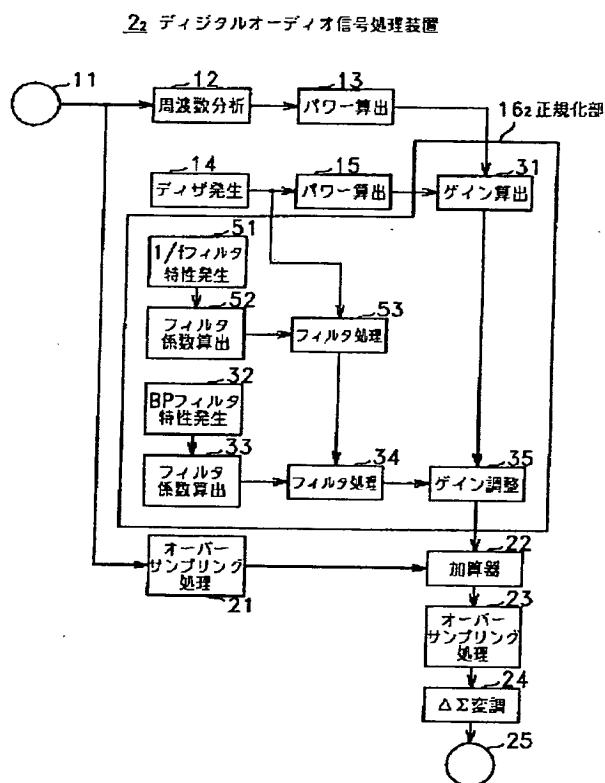
【図7】



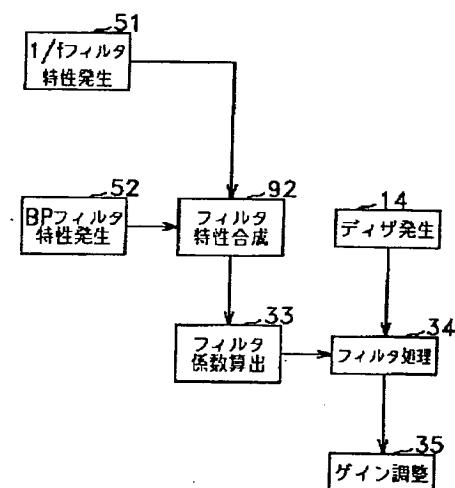
【図9】



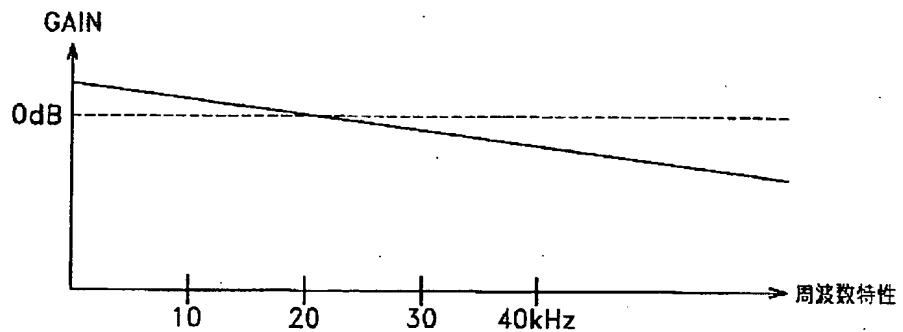
【図10】



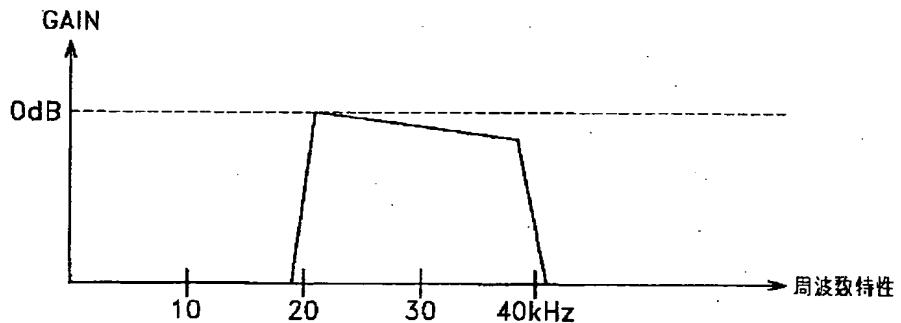
【図15】



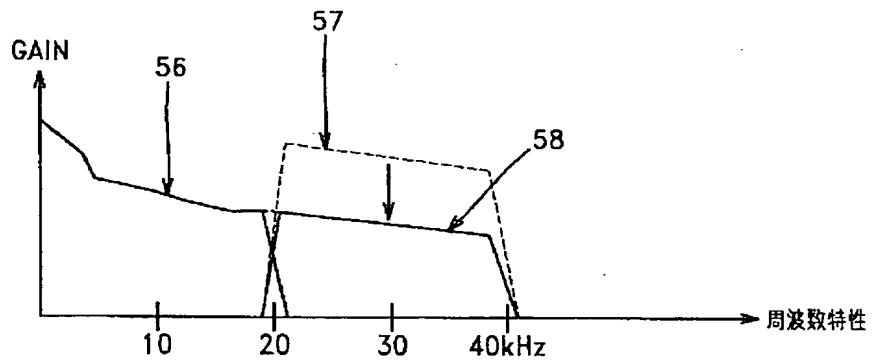
【図11】



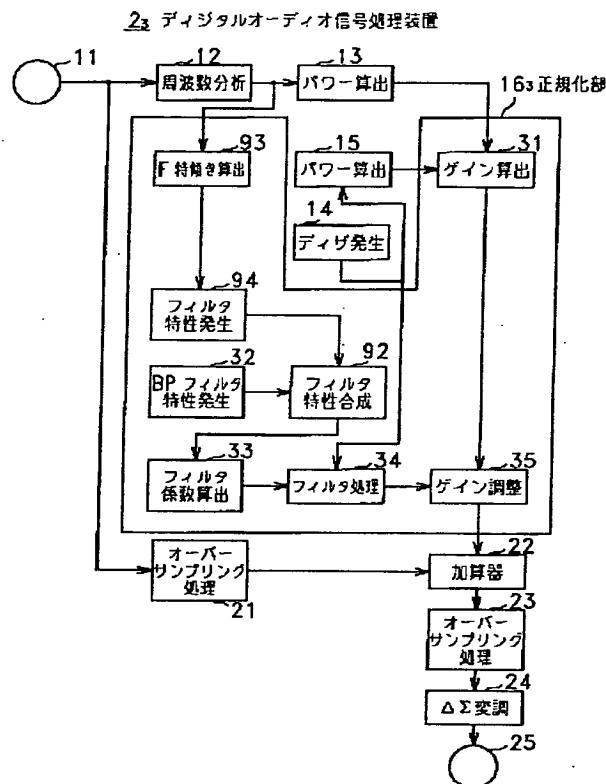
【図12】



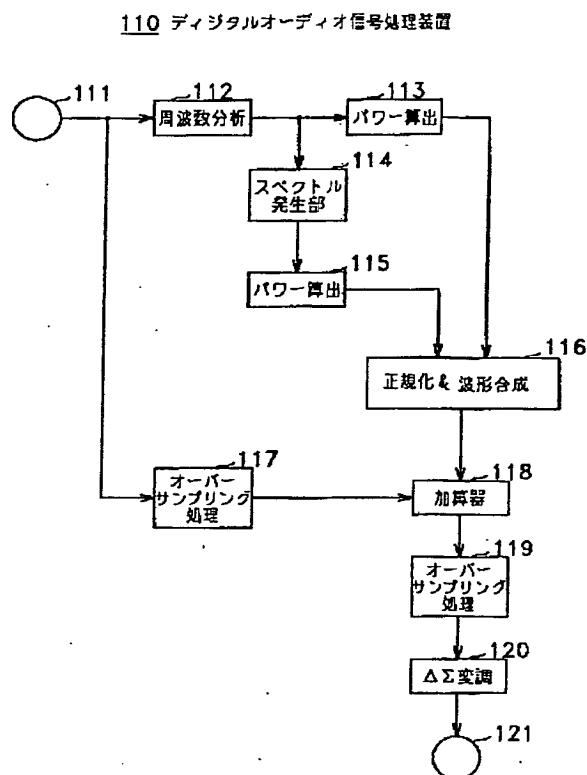
【図13】



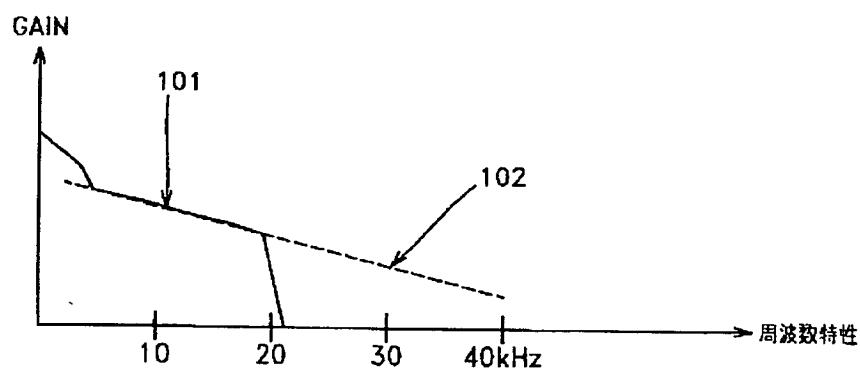
【図16】



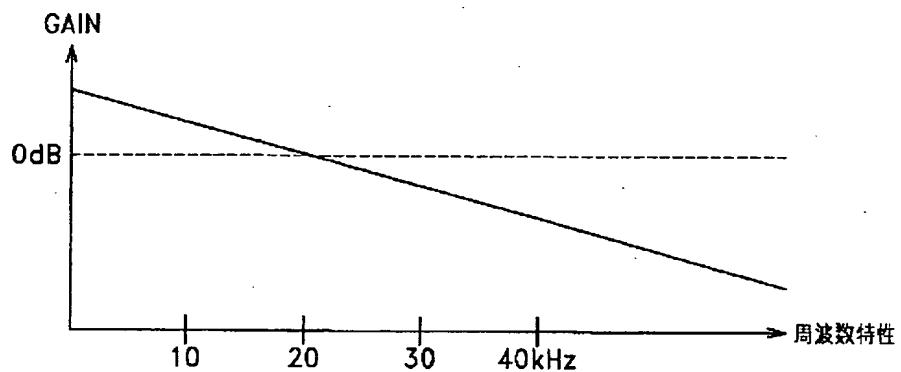
【図21】



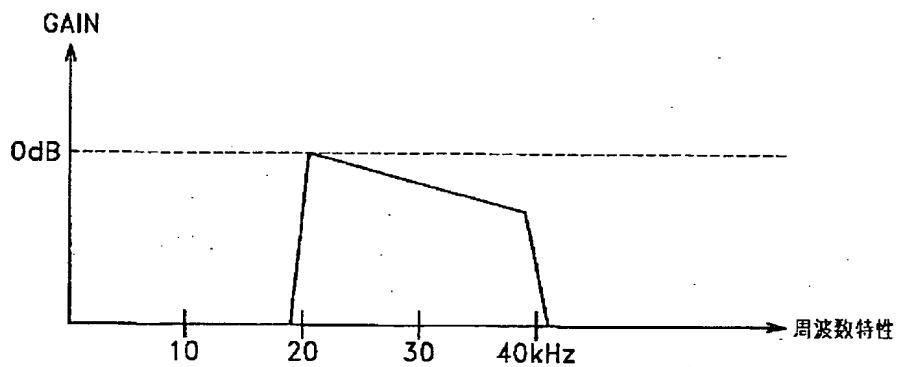
【図17】



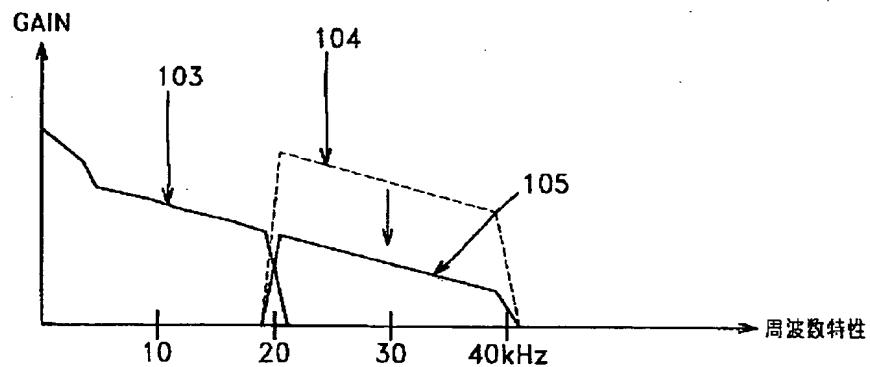
【図18】



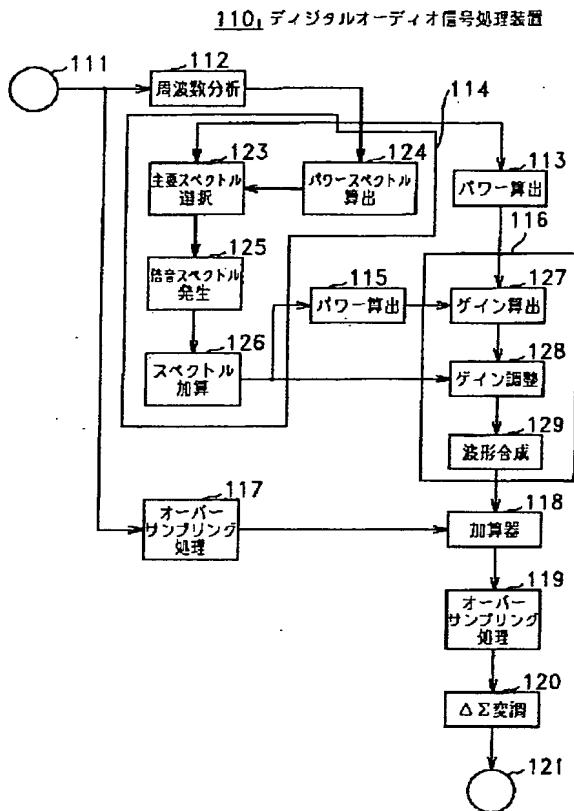
【図19】



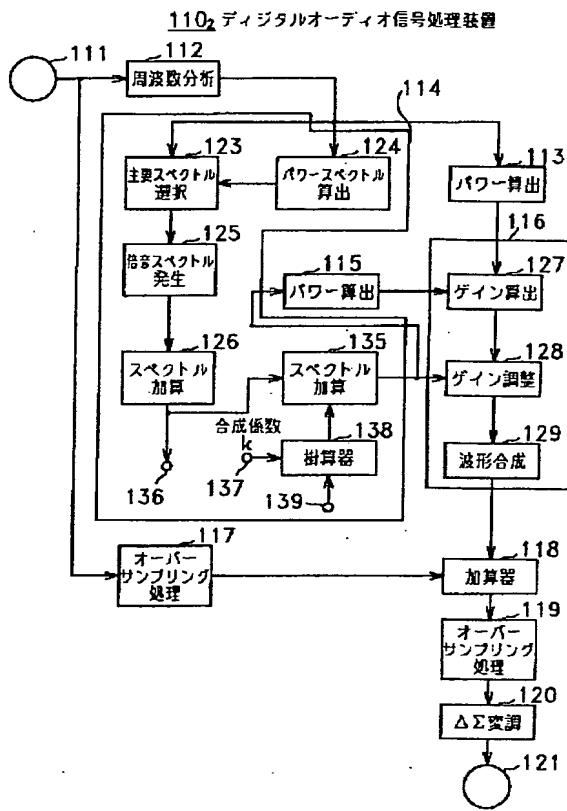
【図20】



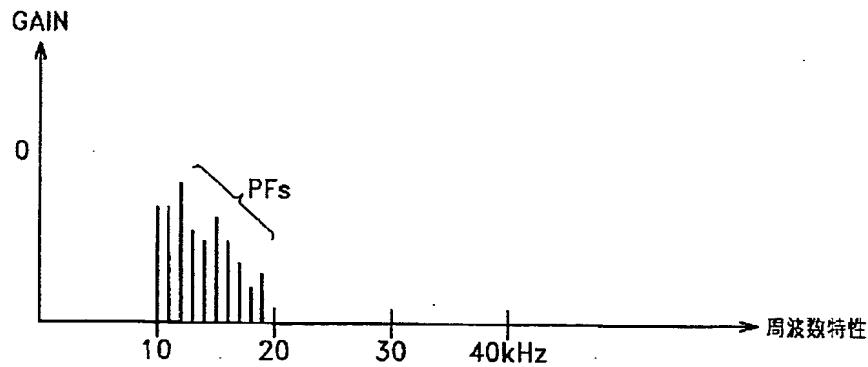
【図22】



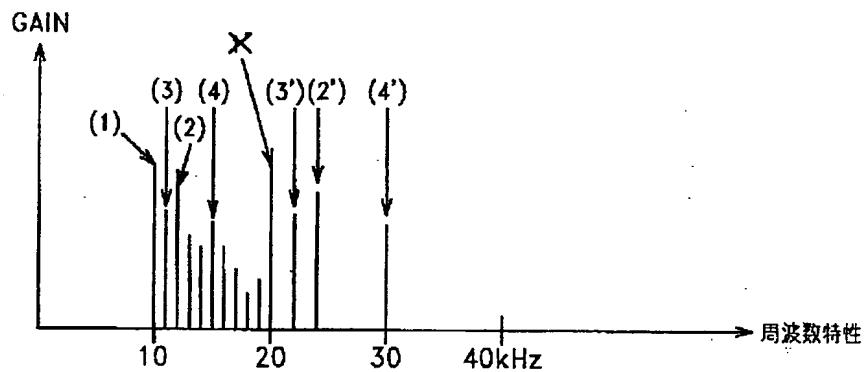
【図27】



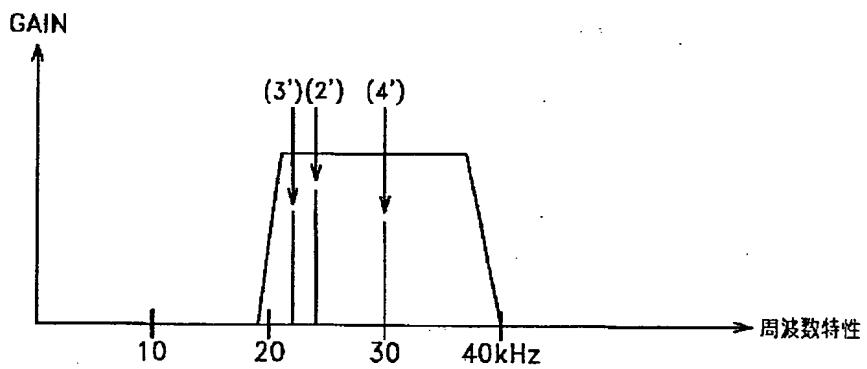
【図23】



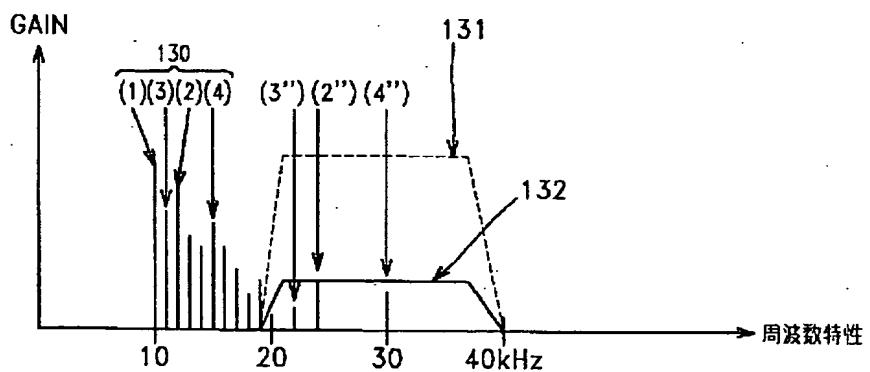
【図24】



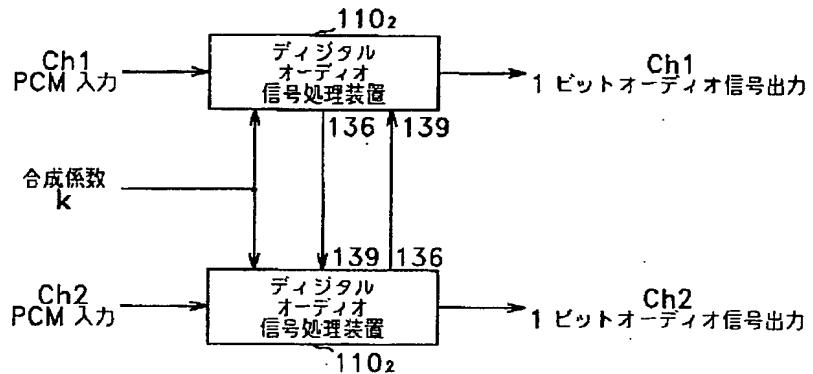
【図25】



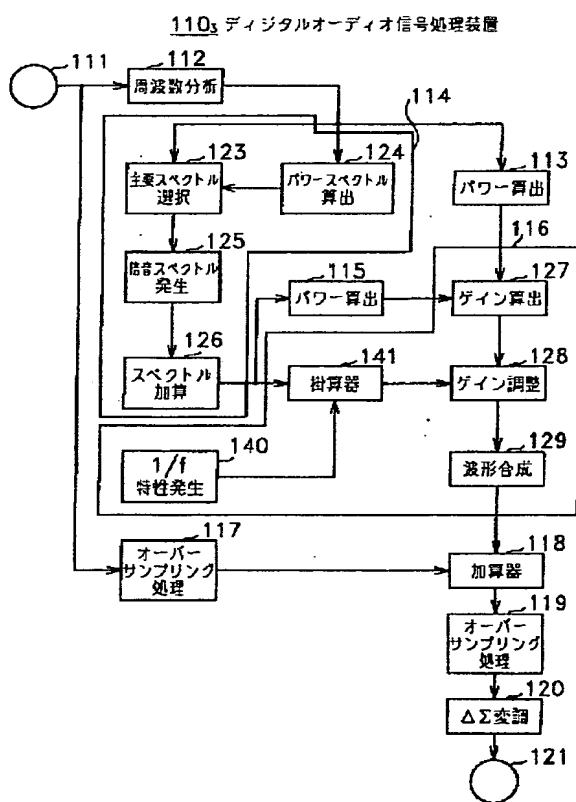
【図26】



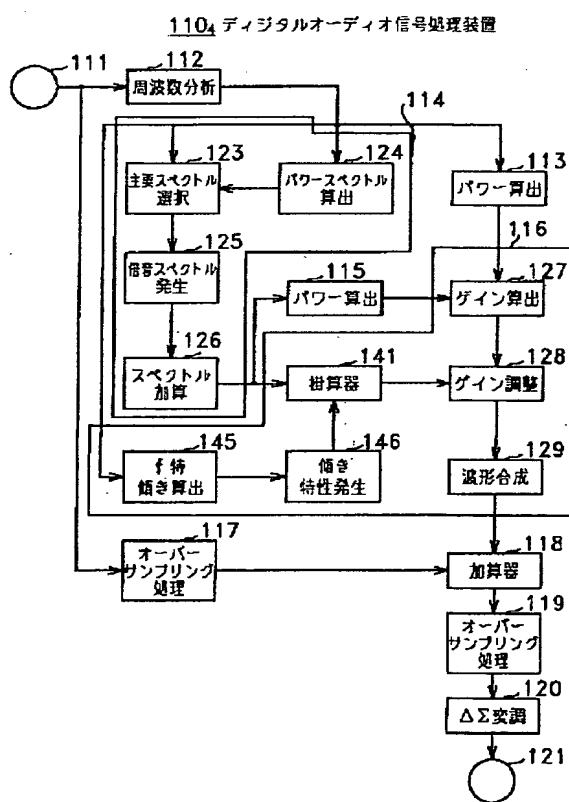
【図28】



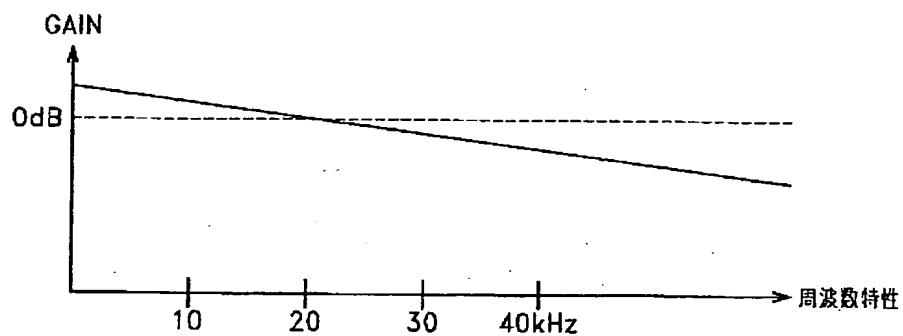
【図29】



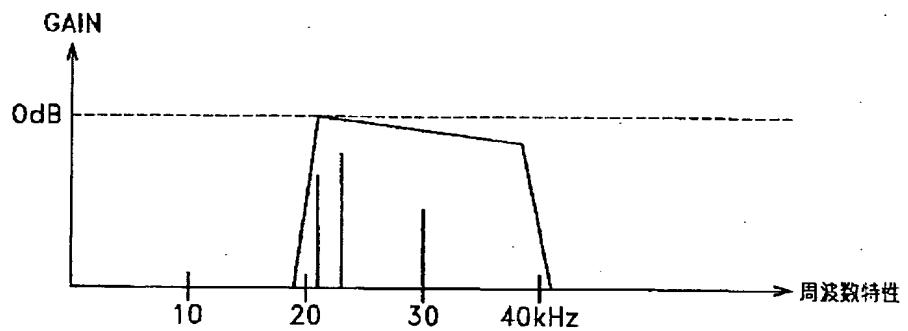
【図33】



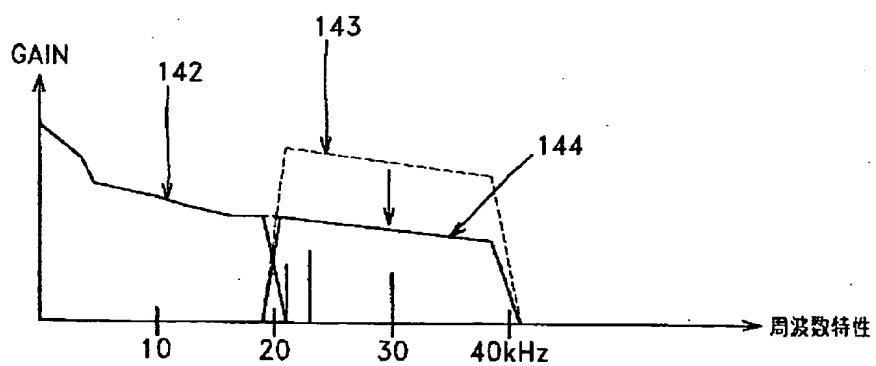
【図30】



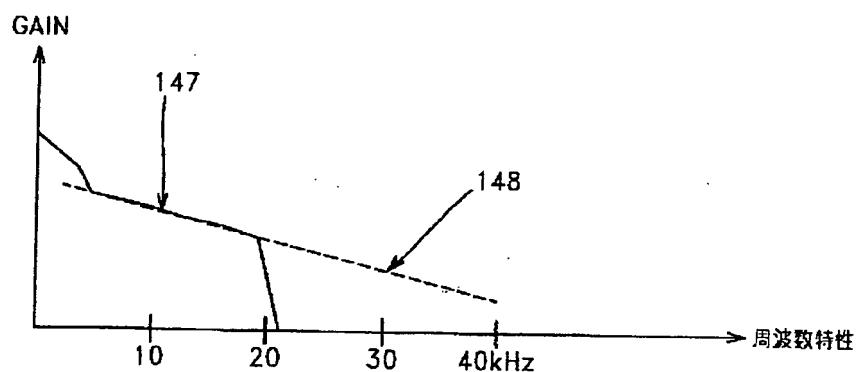
【図31】



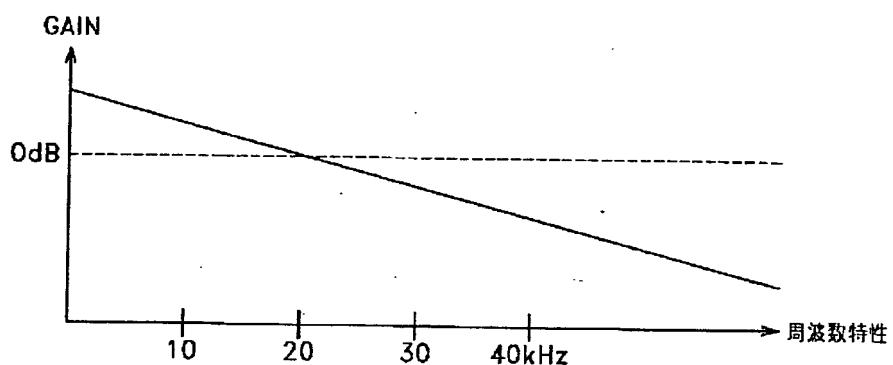
【図32】



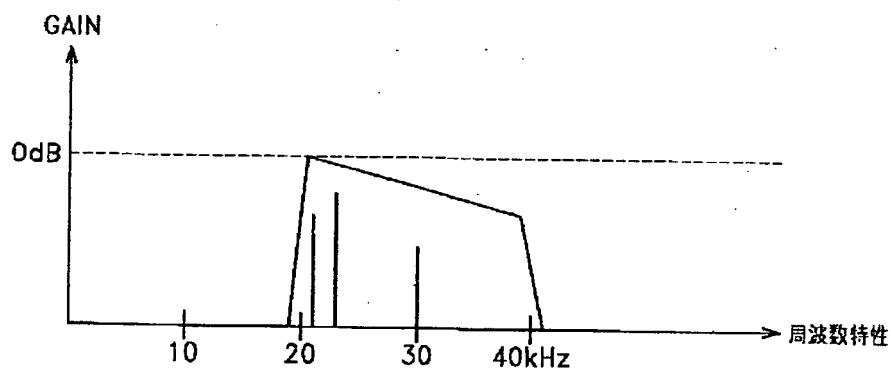
【図34】



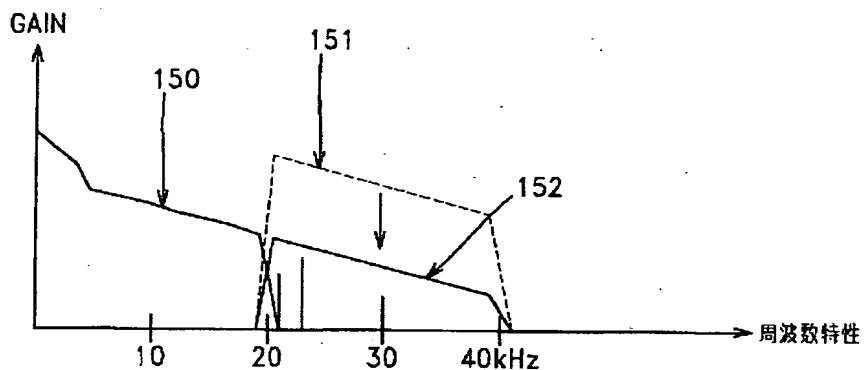
【図35】



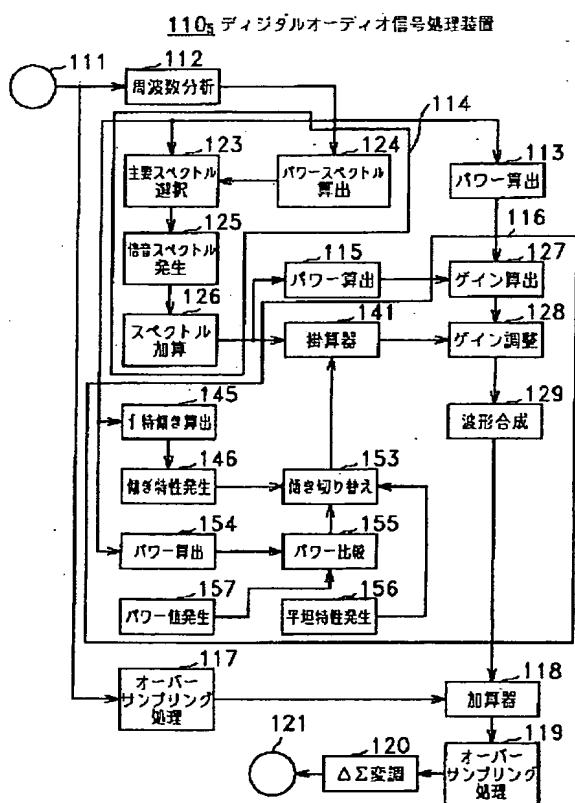
【図36】



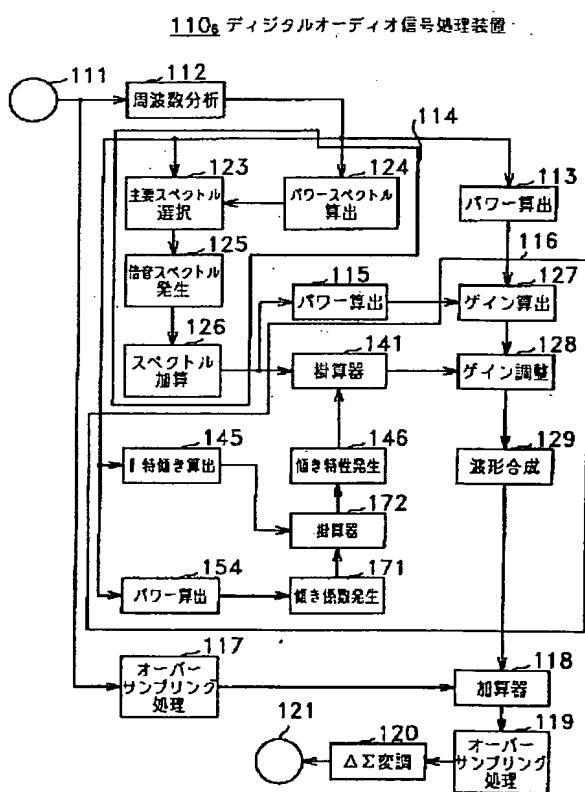
【図37】



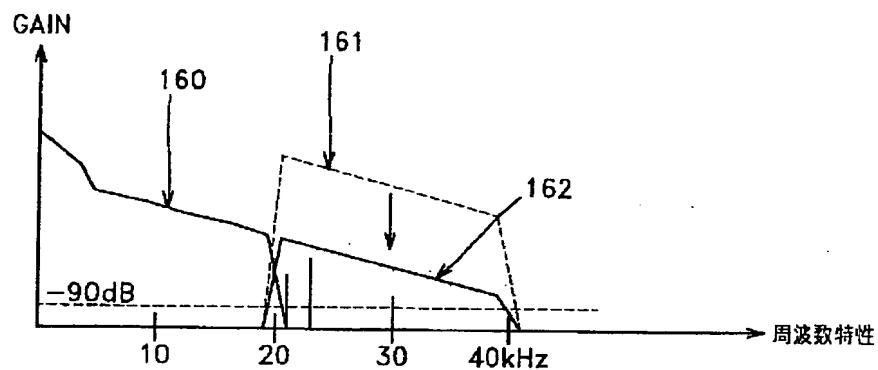
【図38】



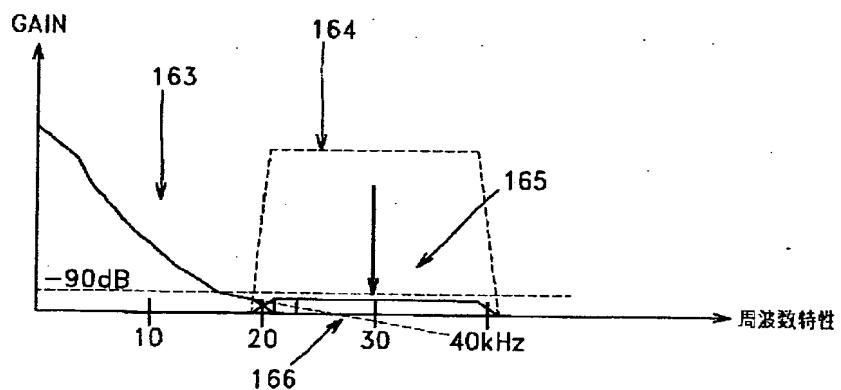
【図41】



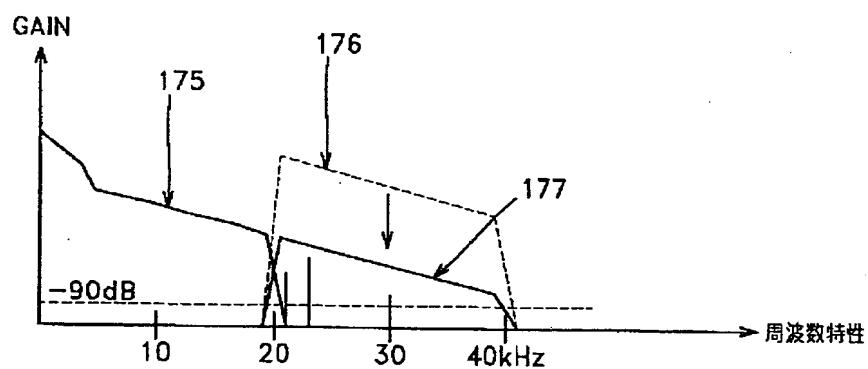
【図39】



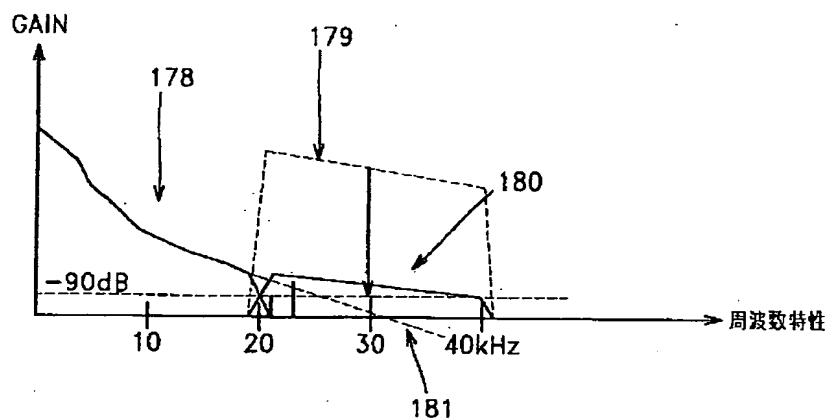
【図40】



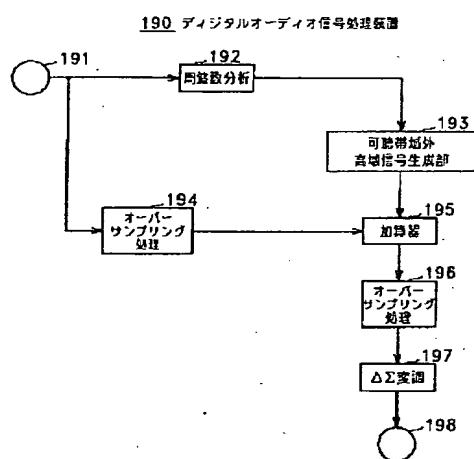
【図42】



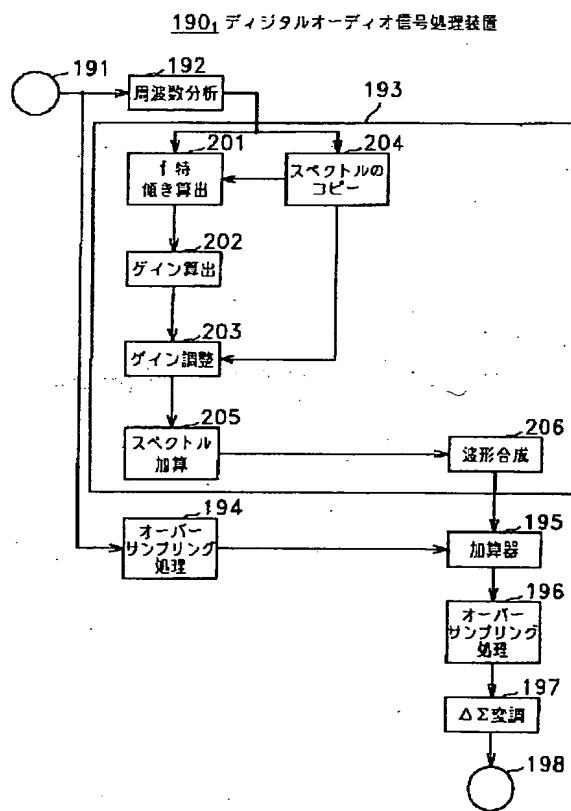
【図43】



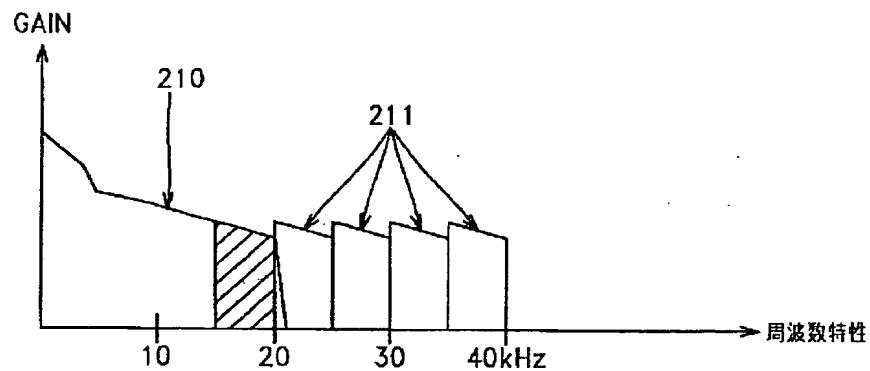
【図44】



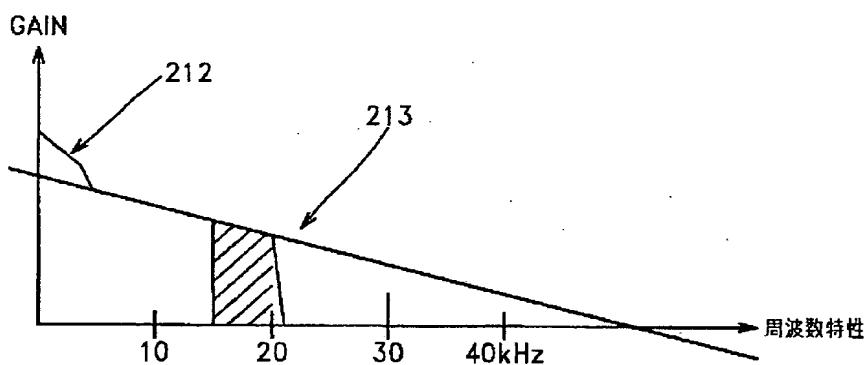
【図45】



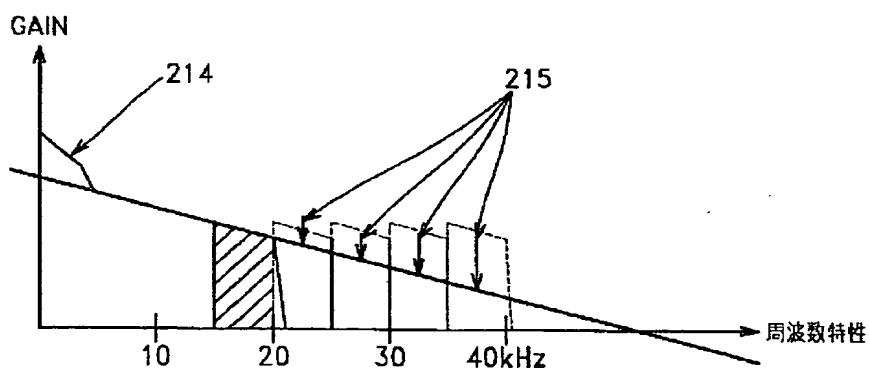
【図46】



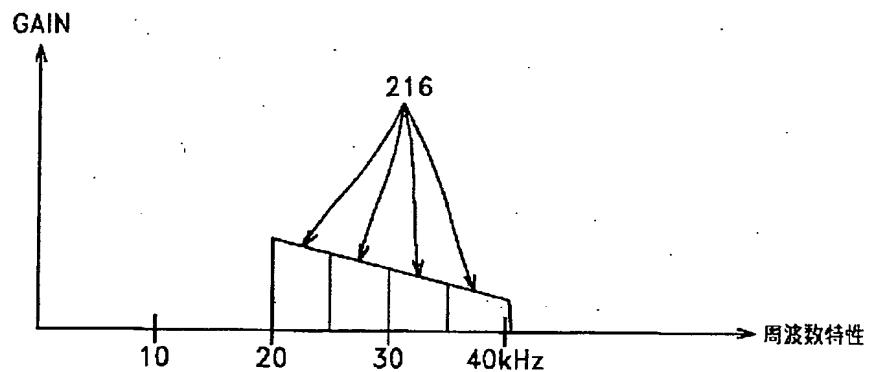
【図47】



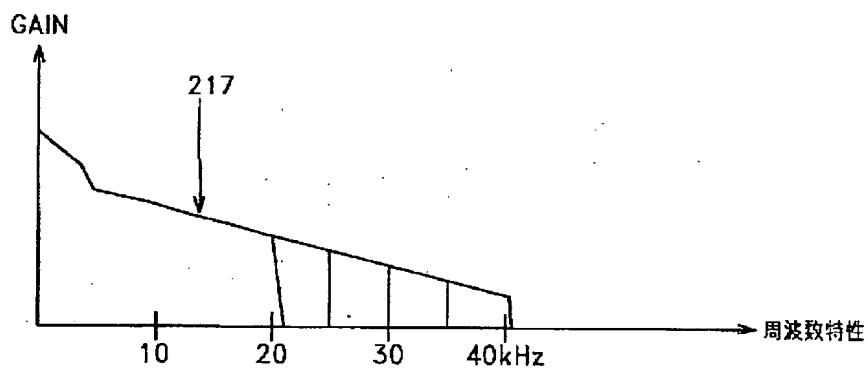
【図48】



【図49】



【図50】



フロントページの続き

F ターム(参考) 5J064 AA01 AA03 AA04 BA03 BA06
 BA15 BC00 BC08 BC09 BC10
 BC11 BC16 BC18 BC19 BC21
 BD02 BD03

THIS PAGE BLANK (USPTO)